

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-296838

(43)Date of publication of application : 26. 10. 2001

---

(51) Int. Cl. G09G 3/36

G02F 1/133

G09G 3/20

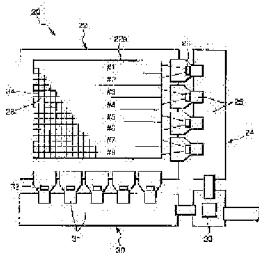
---

(21)Application number : 2000-110700 (71)Applicant : MITSUBISHI ELECTRIC CORP

(22)Date of filing : 12. 04. 2000 (72)Inventor : YUKI AKIMASA  
AGARI MASASHI  
FUJINO JUNICHI  
ODA KYOICHIRO  
HIDA TOSHIO

---

## (54) LIQUID CRYSTAL DISPLAY DEVICE



## (57)Abstract:

PROBLEM TO BE SOLVED: To provide a new active matrix type liquid crystal display device which is able to display high quality animation and has a high energy efficiency.

SOLUTION: In the active matrix liquid crystal display device, one frame period is divided into plural sub-frames, the pixels of all the lines to be scanned during the sub-frame period are selected in batch before each sub-frame period, and an elimination signal to uniformize pixel

potentials is written in the pixels selected in batch in synchronization with the batch selection. Since pixel information in the preceding frame is eliminated and each pixel potential is uniformized before a pixel signal is written, it is possible to eliminate a difference in a liquid crystal response time caused by the difference in the display gradation of the preceding frame by making the initial state of the liquid crystal uniform. Moreover, since the elimination signal is written in batch in the pixels of all the lines to be scanned during the sub-frame period, it is possible to operate with a driving frequency equivalent to a conventional one. Therefore, it is possible to improve picture quality of animation without increasing power consumption of the liquid crystal device.

---

#### LEGAL STATUS

[Date of request for examination] 11.08.2003

[Date of sending the examiner's decision of rejection] 25.10.2005

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

\* NOTICES \*

**JPO and NCIP are not responsible for any damages caused by the use of this translation.**

1. This document has been translated by computer. So the translation may not reflect the original precisely.
  2. \*\*\*\* shows the word which can not be translated.
  3. In the drawings, any words are not translated.
-

## CLAIMS

---

[Claim(s)]

[Claim 1] The image display section which has the pixel arranged in the shape of a matrix, and a switching means linked to each pixel, The line drive circuit which chooses said pixel for every Rhine and scans one screen over an one-frame period while driving said switching means, In the liquid crystal display equipped with the train drive circuit which writes a picture signal in the pixel of selected Rhine synchronizing with said scan said line drive circuit Divide an one-frame period at two or more subframe periods, make package selection of the pixel of all Rhine scanned during the subframe period concerned before each subframe period, and it synchronizes with this package selection. The liquid crystal display characterized by said train drive circuit writing the elimination signal for arranging pixel potential in the pixel by which package selection was made.

[Claim 2] The liquid crystal display according to claim 1 with which said elimination signal is characterized by having a voltage level more than the maximum voltage level of said picture signal.

[Claim 3] The liquid crystal display according to claim 1 with which said elimination signal is characterized by reversing a polarity for every frame.

[Claim 4] the liquid crystal display according to claim 1 with which said line drive circuit is characterized by selection, simultaneously carrying [ of Rhine / in / for the package selection about the n-th subframe period (n is an integer) / the subframe period of eye watch (n-1) / of 1 ] out.

[Claim 5] The liquid crystal display according to claim 4 characterized by said line drive circuit reselecting Rhine of 1 which performs said package selection to coincidence to at least one Rhine and coincidence behind the Rhine concerned.

[Claim 6] The liquid crystal display according to claim 4 or 5 characterized by said line drive circuit making Rhine of 1 which performs said package selection to coincidence different Rhine for every frame.

[Claim 7] The liquid crystal display according to claim 1 characterized by for said line drive circuit replacing the package selection about the n-th subframe period (n being an integer) with selection of Rhine of 1 in the subframe period of eye watch (n-1), performing it, and making said Rhine of 1 different Rhine for every frame.

[Claim 8] The liquid crystal display according to claim 1 with which it

divides for every division viewing area which changes from the pixel line scanned at each subframe period to the tooth back of said image display section, and has the light source which can be illuminated, and said light source is characterized by being delayed for scan termination of this field and only a predetermined period illuminating each division viewing area.

[Claim 9] It is the liquid crystal display according to claim 8 characterized by said light source not illuminating each division viewing area while being written in an elimination signal by the division viewing area concerned.

[Claim 10] A liquid crystal display given in claim 1 characterized by being the Twisted Nematic mold thru/or any 1 term of 9.

[Claim 11] The liquid crystal display monitor which equipped claim 1 thru/or any 1 term of 10 with the liquid crystal display of a publication.

[Claim 12] The personal computer equipped with the liquid crystal display monitor according to claim 11.

---

[Translation done.]

\* NOTICES \*

**JPO and NCIP are not responsible for any damages caused by the use of this translation.**

1. This document has been translated by computer. So the translation may not reflect the original precisely.
2. \*\*\*\* shows the word which can not be translated.
3. In the drawings, any words are not translated.

---

#### DETAILED DESCRIPTION

---

[Detailed Description of the Invention]

[0001]

[Field of the Invention] This invention relates to an active-matrix mold liquid crystal display [ that a high definition movie display is possible and low power ] especially about an active-matrix mold liquid crystal display.

[0002]

[Description of the Prior Art] In recent years, a high definition, a low power, and the liquid crystal display (following, LCD) that can realize

space-saving are spreading through various applications, such as a computer screen and a television display, quickly. However, image quality [ in / to the cathode-ray tube (following, CRT) mainly used for these applications from the former / a movie display ] of LCD is not enough.

[0003] For example, as shown in drawing 9 (a), when displaying the screen which moves in the direction with the white body 50 in the inside of a black background, in LCD, it will see, as shown in drawing 9 (b), and "motion dotage" which the profile of a body 50 fades to a person and is perceived, and the "ghost" by whom the after-image 51 of the body before migration is perceived as shown in drawing 9 (c) will occur.

[0004] As for such animation display Kami's problem, the response time of the liquid crystal to a signal originates in one at a \*\*\*\*\*. In LCD of the Twisted Nematic mold (the following, TN mold) used for a current general one, or a super SUTEDDO NEMACHIC mold (the following, STN mold), after impressing electric field to liquid crystal, since it is several times longer, it moves within an one-frame period and the optical response of a part is not completed to 16.7msec(s) whose electro-optics response times until the array of a liquid crystal molecule changes and it reaches desired light transmittance are the frame periods of a general video signal. For this reason, the delay of an optical response of liquid crystal will be checked by looking as "motion dotage" and a "ghost."

[0005] Moreover, it is also supposed that the display quality over an animation is it the low cause that LCD is the hold mold which continues luminescence until it is rewritten by the image information of the following frame. The thin film transistor mold (the following, TFT mold) LCD used as LCD is held at a comparatively high rate until the charge stored by impressing electric field to liquid crystal impresses electric field next. [ many ] For this reason, as shown in drawing 10 (a), each pixel of LCD continues luminescence until it is rewritten by the electric-field impression based on the image information of the following frame. In the CRT display which displays by scanning an electron beam and on the other hand making a fluorescent substance emit light, as shown in drawing 10 (b), luminescence of each pixel becomes impulse-like in general. Therefore, compared with CRT, the time amount frequency characteristics of LCD of image display light are low, it also falls and looks at spatial frequency characteristics in connection with it, and produces dotage of a view image.

[0006] In order to improve the image quality in the movie display of LCD, dividing and driving a back light is indicated by JP, 11-202286, A.

Drawing 11 is the block diagram showing the equipment configuration. Sequential luminescence of the discharge lamp 56 in each luminescence fields 54a-54d is carried out by the lighting control circuit 60, dividing into two or more luminescence fields 54a-54d the back light 54 arranged at the tooth back of a liquid crystal panel, and giving fixed time delay to image write-in actuation of the corresponding liquid crystal panel of a field.

[0007] Drawing 12 is the timing chart showing the optical response of liquid crystal and the relation of back light luminescence timing to such a liquid crystal display. The gate pulse 62 which controls the timing which writes a video signal in each pixel rises for every frame period, and the image information of each pixel is rewritten synchronizing with it. Liquid crystal optical response 64a of the pixel rewritten by the white image from the black image in time of day S1 becomes a perfect white display in the frame period immediately after rewriting, brightness increasing greatly and applying several frames after that. A back light starts lighting at the time of day S2 when the fixed time delay passed to the standup of a gate pulse 62, and switches it off at the time of day S3 when the following gate pulse 62 rises. Since the progress of change of a liquid crystal optical response is seldom visible to a view \*\* person and luminescence of each pixel becomes close to the shape of an impulse by this, the image quality in a movie display improves.

[0008] moreover, the TN mold LCD with a slow speed of response -- replacing with -- several -- improving the image quality of a movie display is proposed by raising optical responsibility and bringing close to impulse mold luminescence by performing the cyclic RISESETTINGU driving method (the following and CR driving method) for performing two writing into one frame further by using LCD of the pie cel mold (pi-cell) which can answer by msec.

[0009] Drawing 13 is a timing chart which shows the timing of operation in such a liquid crystal display. A gate pulse 64 rises twice during an one-frame period, the writing of a picture signal is performed in the 1st standup, and the writing of a black signal is performed in the standup which is the 2nd time. For example, when it rewrites in a white image from a black image in time-of-day S1', the liquid crystal optical response 66 changes to a short time after rewriting at a white display, continues a white display the first half of a frame period, is rewritten by black display in time-of-day S2' of frame middle, and serves as a black display the second half of a frame period. In order that the luminescence condition of each pixel may approach an impulse mold by

liquid crystal's answering for a short time, and displaying an image in the first half of a frame, and performing a black display in the second half of a frame, the image quality in a movie display improves.

[0010]

[Problem(s) to be Solved by the Invention] However, the following troubles were shown in the above-mentioned conventional liquid crystal display. First, although "animation dotage" improves among above-mentioned animation display Kami's troubles in the case of the liquid crystal display which carries out the division drive of the back light which is indicated by JP,11-202286,A, a "ghost" cannot fully be killed. As shown in drawing 9 (c), the cause which a ghost produces is for the contrast difference based on the difference in the liquid crystal response time to arise between the field 52 rewritten by the white image from a black image, and the field 53 rewritten by the white image from a white image. However, since the response time of a TN liquid crystal is several times as long as a frame period, as shown in drawing 12 , between liquid crystal optical response 64a corresponding to the field 52 rewritten by the white image from a black image, and liquid crystal optical response 64b corresponding to the field 53 rewritten by the white image from a white image, a brightness difference exists also in the period (S2-S3) which a back light turns on. It is several frames after since it rewrites that this brightness difference is solved completely. Therefore, however it may restrict the lighting time amount of a back light, a ghost will remain.

[0011] It is possible to, cope with both "animation dotage" and a "ghost" on the other hand, since the speed of response of liquid crystal is quick in the case of the pie cel mold LCD using the CR driving method. However, as a result of performing the CR driving method, the power consumption of a liquid crystal display became high, and there was a trouble that the energy efficiency expressed with the ratio of power consumption and screen intensity worsened. Although the power consumption of a liquid crystal display can be divided into a part for a part for the power consumption of a liquid crystal panel, and the power consumption of a back light and it can think, by the CR driving method, the both will become high.

[0012] First, as shown in drawing 13 , in order to perform two writing during an one-frame period, drive frequency doubles [ usual ] by the CR driving method, but since the power consumption of a liquid crystal panel is proportional to drive frequency mostly, the power consumption of a liquid crystal panel will become twice [ about ] over the past. Moreover, since it is considering as luminescence of an impulse mold by

considering the liquid crystal panel itself as a black display in the CR driving method, carrying out continuation lighting of the back light as shown in drawing 13, abbreviation one half is vainly consumed by screen intensity not related among the power consumption of a back light.

Therefore, in order to secure brightness equivalent to the former, the supply voltage to a back light must be raised twice over the past, and power consumption becomes twice [ about ] over the past. Moreover, since a different manufacturing technology from the TN mold LCD which has been conventionally used for manufacture of the pie cel mold LCD in addition to the problem of such energy efficiency was needed, there was also a problem that development of a new manufacturing technology was needed for presenting practical use.

[0013] Then, this invention aims at offering a new active-matrix mold liquid crystal display with high energy efficiency possible [ a high definition movie display ].

[0014]

[Means for Solving the Problem] In order to attain the above-mentioned purpose the liquid crystal display of this invention The image display section which has the pixel arranged in the shape of a matrix, and a switching means linked to each pixel, The line drive circuit which chooses said pixel for every Rhine and scans one screen over an one-frame period while driving said switching means, In the liquid crystal display equipped with the train drive circuit which writes a picture signal in the pixel of selected Rhine synchronizing with said scan said line drive circuit Divide an one-frame period at two or more subframe periods, make package selection of the pixel of all Rhine scanned during the subframe period concerned before each subframe period, and it synchronizes with this package selection. Said train drive circuit is characterized by writing the elimination signal for arranging pixel potential in the pixel by which package selection was made.

[0015] Since the image information of a front frame is eliminated and each pixel potential is arranged before writing in a picture signal, the initial state of liquid crystal can be equalized and the difference in the liquid crystal response time by difference of the display gradation of a front frame can be canceled. Moreover, since it bundles up to the pixel of all Rhine scanned during a subframe period and an elimination signal is written in, it can be made to operate by drive frequency equivalent to the former. Therefore, it can consider as the outstanding animation quality without a "ghost", without raising the power consumption of a liquid crystal display.

[0016] Moreover, as for the elimination signal for arranging pixel



potential, it is desirable to have a voltage level more than the maximum voltage level of a picture signal. A liquid crystal display component is because a speed of response becomes quick, so that the direction of change to the applied-voltage ON from applied-voltage OFF has a quick speed of response compared with the reverse change and applied-voltage level is generally high.

[0017] Furthermore, in order to prevent printing by the impurity in liquid crystal, it is desirable to reverse the polarity of an elimination signal for every frame.

[0018] Furthermore, it is desirable that said line drive circuit performs package selection about the  $n$ -th subframe period ( $n$  is an integer) to the selection and coincidence of Rhine of 1 in the subframe period of eye watch ( $n-1$ ). Since it becomes unnecessary to set up different new timing from the former by this, it becomes possible to write in an elimination signal, without complicating the conventional drive circuit not much.

[0019] However, since it will replace with a picture signal and an elimination signal will be written in Rhine where package selection was performed to coincidence in this case, the problem that striping appears is shown in a screen. Then, it is desirable to reselect Rhine which performs package selection to coincidence to at least one Rhine and coincidence behind the Rhine concerned. Thereby, the picture signal near the information originally written in can be written in the pixel in which the elimination signal was written, and it can be made [ it cannot be / striping / conspicuous and ] it.

[0020] In addition, in order to make it further hard to be visible in striping, it is good also as Rhine which is different for every frame in Rhine which performs package selection to coincidence.

[0021] Moreover, it is good also as Rhine which replaces the package selection about the  $n$ -th subframe period with selection of Rhine of 1 in the subframe period of eye watch ( $n-1$ ), performs it, and is different for every frame in the Rhine.

[0022] Moreover, it is desirable that have the light source which can be illuminated for every division viewing area which changes from the pixel line scanned at each subframe period to the tooth back of said image display section, and said light source is delayed for scan termination of the field in each division viewing area, and only a predetermined period illuminates. Thereby, it can consider as the outstanding animation quality without a "ghost" and "animation dotage" by using luminescence of a liquid crystal display as an impulse mold.

[0023] Moreover, it is desirable that said light source does not

illuminate while each division viewing area is written in an elimination signal by the division viewing area concerned. Turbulence of an image while eliminating an image is not in sight of a view \*\* person by this, but generating of a chromaticity gap etc. can be prevented.

[0024] Moreover, since it can display a high-definition animation even if liquid crystal with a slow speed of response is used for the liquid crystal display of this invention, it can be used as the Twisted Nematic mold. Therefore, taking advantage of the conventional manufacturing technology, it can manufacture easily.

[0025] Moreover, this invention is also the liquid crystal display monitor equipped with the liquid crystal display concerning above-mentioned this invention. Since animation display [ high definition / on a par with the former / energy efficiency ] is possible for the liquid crystal display concerning this invention, by constituting a liquid crystal display monitor using this, it is suitable for a portable way and the liquid crystal display monitor excellent in animation correspondence can be offered.

[0026] Furthermore, this invention is also the personal computer equipped with this liquid crystal display monitor. A high-definition animation can be displayed and the personal computer suitable for a multimedia application can be offered.

[0027]

[Embodiment of the Invention] Gestalt 1. drawing 1 of operation is the schematic diagram showing the liquid crystal display concerning the gestalt 1 of operation of this invention. A liquid crystal display 20 consists of a liquid crystal panel 22, and the vertical-drive circuit (= line drive circuit) 24 and the level drive circuit (= train drive circuit) 30, and equips the tooth back of a liquid crystal panel with a back light. A pixel is arranged in the shape of a matrix by image display section 22a of a liquid crystal panel 22, and switching elements, such as a thin film transistor (following, TFT), are connected to each pixel. In addition, a pixel and TFT are omitting in drawing 1. The vertical-drive circuit 24 has the gate driver IC 26 driven based on the timing signal sent from a control circuit 33 on the perpendicular circuit board 25, and it scans one screen over an one-frame period through the gate wiring 28, driving TFT of each pixel for every Rhine. Moreover, the level drive circuit 30 has the source driver IC which receives and drives a timing signal and a picture signal from a control circuit 33 on the level circuit board 31, and writes a picture signal in the pixel line chosen by the vertical-drive circuit 24 through the source signal line 34.

[0028] Image display section 22a is divided into eight division viewing areas (#1-#8), the vertical-drive circuit 24 makes package selection of all the gate lines in a division viewing area before the scan of each division viewing area, and the level drive circuit 30 writes an elimination signal in each pixel synchronizing with this package selection. Thereby, the image information of a front frame is eliminated before the writing of a picture signal, it does not depend on the display image of a front frame, but the optical response time of each pixel can be equalized. Moreover, into one frame, the count of selection of gate wiring for writing in a package elimination signal is 8 times, and since it is small compared with the count of selection of gate wiring for writing in a picture signal (usually 480 - 800 times), while the drive frequency of a gate line has been equivalent to the former, it can write in an elimination signal.

[0029] Drawing 2 and drawing 3 are the side elevations and rear view showing the liquid crystal display shown in drawing 1. the inside of the back light 36 installed in the tooth back of a liquid crystal panel 22 -- image display section 22a -- each -- corresponding to division viewing-area #1-#8, eight cold cathode fluorescence tubing 38 is arranged, and the boundary of each lighting field is equipped with the protection-from-light wall 40. Eight cold cathode fluorescence tubing 38 in a back light 36 is driven by the back light lighting circuit 42. The back light lighting circuit 42 carries out sequential lighting of each cold cathode tube 38 after a fixed time delay synchronizing with the scan of each division viewing area by the vertical-drive circuit 24 based on the control signal from a control circuit 33. Thereby, luminescence of a liquid crystal display can be made into the condition of having resembled the impulse mold.

[0030] Hereafter, the detail of actuation of this liquid crystal display is explained. Fundamental actuation is the image drawing method of a line sequential color TV system, synchronizing with the synchronizing signal in a video signal, sequential selection of the gate wiring 28 is made, and the gradation electrical potential difference which should be assigned to each liquid crystal pixel connected to the gate wiring 28 corresponding to each is supplied from the source signal line 34. Since the transmission of a liquid crystal panel changes according to the written-in gradation electrical potential difference as shown in drawing 8, the light from a back light can be changed and a video signal can be changed into a lightwave signal. An image is displayed by repeating this actuation, making sequential selection of the gate wiring 28.

[0031] Drawing 4 is the block diagram showing the drive circuit of the

liquid crystal display shown in drawing 1 . A drive circuit consists of image display section 22a, the vertical-drive circuit 24, the level drive circuit 30, and the back light control circuit 18, and operates based on the picture signal and synchronizing signal which are inputted from the outside. Image display section 22a is divided into eight division viewing-area #1-#8, and has the matrix array with the TFT component 2 which connected with the liquid crystal pixel 1 and this into each division viewing area. every -- the drain of the TFT component 2 -- the liquid crystal pixel 1 -- connecting -- every -- the gate of the TFT component 2 -- every line -- being common -- the gate wiring 28 -- connecting -- every -- the source signal line 34 has connected in common with the source of the TFT component 2 the whole train.

[0032] Like a common active-matrix liquid crystal display, the vertical-drive circuit 24 has the perpendicular driver control circuit 17, the shift register 12, and the output buffer 14, and scans and drives the gate line 28 of image display section 22a to line sequential. However, unlike a common liquid crystal display, OR circuit 13 is formed between the shift register 12 and the output buffer 14, the output signal of a shift register inputs into one side of the input side of OR circuit 13, and the package selection signals BW1-BW8 input into another side of an input side. The package selection-signal input side of OR circuit 13 is mutually connected for every corresponding division viewing area, and the package selection signals BW1-BW8 corresponding to number #1-#8 of each division viewing area are inputted. By inputting the package selection signals BW1-BW8, all the TFT components 2 in a division viewing area are put in block, and will be in ON condition.

[0033] Like a common active-matrix liquid crystal display, the level drive circuit 30 has the level driver control circuit 16, the shift register 6, the latch circuit 7, D/A converter 8, and the inverter 9, and writes a picture signal in the pixel of the line chosen by the vertical-drive circuit 24 synchronizing with the vertical-drive circuit 24. However, unlike a common liquid crystal display, the level drive circuit 30 writes in an elimination signal synchronizing with the timing of the package selection by the vertical-drive circuit 24 by compounding an elimination signal to a picture signal in the picture signal processing circuit 4.

[0034] selection of gate wiring according [ the back light control circuit 18 ] to the vertical-drive circuit 24 -- synchronizing -- each - - after the scan of division viewing-area #1-#8 is completed, only predetermined time turns on the cold cathode tube corresponding to each division viewing area after a fixed time delay.

[0035] Drawing 5 is the timing chart showing the optical response of each pixel line in division viewing-area #1-#8, and the lighting timing of a back light. In drawing 5, each curve expresses the optical response waveform of the liquid crystal in each pixel line, and the slash section expresses the lighting period of a back light. The vertical-drive circuit 24 divides one frame period except for a blanking period at eight subframe periods (t1-t8), and performs a write-in scan within division viewing-area #1 - #8 [ be / it / under / each subframe period / correspondence ]. For example, if frame frequency is set to 60Hz, an one-frame period will serve as 16.6msec(s), and if a blanking period is removed, a write-in scan within each division viewing area will be performed by 16/8 of about 2 msec(s).

[0036] It explains paying attention to division viewing-area #1. First, in last subframe period t8' of a certain frame period, package selection of all the pixel lines of division viewing-area #1 is made by the vertical-drive circuit 24, the elimination signal Vh more than the maximum gradation (black gradation) of liquid crystal is impressed from the level drive circuit 30 synchronizing with this, and the potential of the pixel in division viewing-area #1 is arranged. Then, in the subframe period t1 of the beginning of the next frame period, each pixel line of division viewing-area #1 is sequentially scanned by the vertical-drive circuit 24, and a picture signal is written in each pixel from the level drive circuit 30 synchronizing with this. And in the subframe periods t6 and t7, the back light of the field corresponding to division viewing-area #1 is turned on by the back light drive circuit 18 after the time delay of 8msec(s) equivalent to the subframe periods t2-t5. In the last subframe period t8, a back light is switched off, package selection of all the pixel lines of division viewing-area #1 is made again, and the elimination signal Vh is impressed.

[0037] In division viewing-area #2-#8, the same actuation as division viewing-area #1 is performed, 1 subframe period [ every ] (2msec) timing \*\* carrying out. For example, in subframe period t8', package selection of the division viewing area 1 is made, the division viewing area 8 is scanned, and the back light of the division viewing areas 2 and 3 is on. In the subframe period t1, the division viewing area 1 was scanned, package selection of the division viewing area 2 was made, and the back light of the division viewing areas 3 and 4 is on.

[0038] In this way, in the driven liquid crystal display, since a back light lights up only at the period by which the potential of all the pixels in a division viewing area was arranged with Vh before the writing of a picture signal, and the response of the liquid crystal

after the writing of a picture signal was stabilized to some extent, even if it is the pixels from which the display gradation of a front frame period differs, most gaps of a liquid crystal optical response are not perceived. Therefore, also when liquid crystal with slow speed of responses, such as a TN liquid crystal, is used, a ghost can be eliminated nearly completely. Moreover, since it is in the luminescence condition of an impulse mold as a result of restricting the lighting period of a back light, a sharp image without "motion dotage" is obtained.

[0039] Moreover, since the back light has gone out while arranging pixel potential with  $V_h$  and eliminating the image of a front frame period, a gap of the optical response of the pixels in this image elimination period is not visible to a user, and does not generate the problem of a chromaticity gap, either.

[0040] In addition, from a viewpoint of elimination of a "ghost", as for an elimination signal, it is desirable that it is a black signal, and it is [ the electrical potential difference  $V_h$  ] desirable. [ of the higher possible one ] In the case of the general TN liquid crystal display device of a normally white drive, the direction of the change to black gradation from white gradation has the quick speed of response of liquid crystal, and a speed of response is because the one where applied voltage is higher becomes quick at a general liquid crystal display component. moreover -- as the cure against printing by the impurity in liquid crystal -- the polarity of  $V_h$  -- every viewing area -- or it is desirable to make it reversed for every frame.

[0041] Moreover, in this example, the lighting time amount of the back light of each division viewing area is about 4 msec(s), and about 1/4 of lighting time amount ratios of a back light is set to 4. Therefore, in order to secure screen intensity equivalent to the case where continuation lighting of the back light is carried out like before, it is necessary to carry out increasing the number of the cold cathode tube in a back light etc., and to raise the luminescence brightness of a back light about 4 times. However, since power consumption is also conventional one fourth in proportion to the lighting time amount ratio of a back light, even if it raises the brightness of a back light, power consumption can be made equivalent to the former.

[0042] In addition, what is necessary is to be able to adjust the lighting time amount ratio of a back light by changing the above-mentioned time delay, and just to set it up suitably in consideration of the balance of animation display and screen intensity. It is more desirable to set up a lighting time amount ratio greatly from a

viewpoint of screen intensity, while it is more desirable to set up a lighting time amount ratio small so that light may be emitted, after the optical response of liquid crystal is stabilized from a viewpoint of a movie display.

[0043] Next, it explains, referring to drawing 6 about the concrete timing of the writing of an elimination signal, the writing of a picture signal, and lighting of a back light. Drawing 6 shows the timing applied to subframe period  $t_8'-t_2$ , the upper case of drawing expresses the potential of a source signal line, the middle expresses the potential of gate wiring of - of 1st line the 4th line in division viewing-area #1 and #2, and the lower berth expresses the lighting timing of the back light in division viewing-area #1-#4.

[0044] First, in subframe period  $t_8'$ , to the first timing decided by the synchronizing signal of a picture signal, the back light of the field corresponding to division viewing-area #1 puts out the light, the back light of the field corresponding to division viewing-area #3 lights up, package selection of all the gate wiring of division viewing-area #1 is made, and the elimination signal  $V_h$  is supplied from a source signal line. Then, the picture signal  $V_{sig}$  which sequential selection of the gate wiring of division viewing-area #8 is made, and should be assigned to each pixel is supplied from a source signal line, spending the remaining periods of subframe period  $t_8'$ . Next, in the subframe period  $t_1$ , the back light of the field corresponding to division viewing-area #2 puts out the light to the first timing, the back light of the field corresponding to division viewing-area #4 lights up, package selection of all the gate wiring of division viewing-area #2 is made, and the elimination signal  $V_h$  is supplied from a source signal line. Then, the picture signal  $V_{sig}$  which sequential selection of all the gate wiring of division viewing-area #1 is made, and should be assigned to each pixel is supplied over the remaining time amount of the subframe period  $t_1$ . The same actuation is repeated also in subsequent subframe periods.

[0045] As shown in drawing 6, package selection of a  $n$ -th division viewing area is performed to selection of the 1st line and coincidence of the division viewing area of eye watch  $(n-1)$ , and a source signal line outputs the elimination signal  $V_h$  synchronizing with this. By performing such a drive, by the same drive frequency as the case where the usual image writing is performed, a package elimination signal can be written in and power consumption of a liquid crystal panel can be made equivalent to the former. However, the elimination signal  $V_h$  will be written in the pixel of the 1st line of each division viewing area by this instead of a picture signal  $V_{sig}$ , and the problem that the 1st line

becomes striping with a black division viewing area, and it is visible arises.

[0046] Then, in the gestalt of this operation, as shown in drawing 6 , after the elimination signal  $V_h$  is written in the pixel of the 1st line of each division viewing area, the pixel of the 1st line of each division viewing area is reselected to selection of a pixel of the 2nd line, and coincidence, and the picture signal  $V_{sig}$  of the 2nd line is written in both pixels of the 1st line and the 2nd line. When choosing gate wiring after the 3rd line, the actuation which writes in as usual the picture signal  $V_{sig}$  corresponding to the pixel only connected to the gate wiring is repeated. Thereby, immediately after writing the elimination signal  $V_h$  in the pixel of the 1st line, the signal near the picture signal  $V_{sig}$  which should be given essentially can be given, and the problem of black striping generating can be solved. In addition, as shown in drawing 6 , when inverting the picture signal  $V_{sig}$  for every pixel line, in order to give the same polar picture signal as an original polarity, you may reselect the pixel of the 1st line of each division viewing area to selection of a pixel of the 3rd line, and coincidence.

[0047] Moreover, in the gestalt of this operation, although the case where the elimination signal to the  $n$ -th division viewing area was written in selection of the 1st line and coincidence of the division viewing area of eye watch ( $n-1$ ) was explained as an example, only when carrying out to selection of the 1st line, and coincidence, it is not restricted. ( $n-1$ ) If it is a line in about the scan initiation side 1 [ about ] of the division viewing area of eye watch / 4, the elimination signal to the  $n$ -th division viewing area can be written in the line (it may be  $i$ -th ( $i$  is integer) line hereafter) and coincidence. Moreover, black striping generating can be prevented in this case by reselecting the pixel of the  $i$ -th line to the pixel and coincidence of eye a line ( $i+1$ ) or ( $i+2$ ) eye a line.

[0048] the pixel line in which the elimination signal was written in the gestalt 1 of gestalt 2. implementation of operation in order to solve the problem of black striping generating -- the following pixel line or one line -- setting -- the following pixel line -- simultaneously, it reselected. In the gestalt of this operation, by changing the timing which writes in an elimination signal at random or periodically, it is not conspicuous and striping is carried out.

[0049] For example, as shown in drawing 7 (a), the timing which performs package selection of the  $n$ -th division viewing area is periodically changed in [ in the division viewing area of eye watch ( $n-1$ ) ] the 1-5th



line. The line to which black striping generating takes place by this can be changed for every frame, and existence of striping can make it not easily perceived by the view \*\* person. In addition, the range to which the timing which performs package selection is changed may be extended to about the scan initiation side 1 [ about ] of the division viewing area of eye watch  $(n-1) / 4$ , and change of timing may be random. [0050] moreover, the pixel of the line in which the elimination signal was written like the gestalt 1 of operation while carrying out change of the timing of an elimination signal, as shown in drawing 7 (a) -- the degree or one line -- setting -- the pixel of the following line -- simultaneously, you may reselect. Thereby, it becomes less black, and striping cannot be further conspicuous and can carry out striping. [0051] Moreover, it combines with the actuation shown in drawing 7 (a), and as shown in drawing 7 (b), it may not be made not to choose the pixel line of eye watch package selection of the n-th division viewing area is performed to coincidence  $(n-1)$ . If such actuation is performed, although, as for the pixel line by which package selection was performed to coincidence, the image information of a front frame remains, without performing rewriting of a picture signal, since, as for the timing performed to coincidence, package selection changes, the writing of a picture signal will be performed in the following frame. Therefore, on a screen, the line which displays the two same image information continuously will appear, changing a location periodically. Thereby, the effect on the screen by the writing of an elimination signal can be controlled further.

[0052] With the power source for driving a liquid crystal display for the liquid crystal display shown in the gestalt 1 of gestalt 3. implementation of operation, or 2, the input terminal of a video signal, etc., it can contain to a case and a liquid crystal display monitor can be constituted. In this way, the constituted liquid crystal display monitor has low power consumption, and a high-definition animation can be displayed. Moreover, a personal computer can be constituted by combining storage and an arithmetic unit with this liquid crystal display monitor. In this way, the constituted personal computer is excellent in a movie display, and fits the multimedia application.

[0053]

[Effect of the Invention] Since this invention is constituted as explained above, it does the following effectiveness so. The liquid crystal display of this invention makes package selection of the pixel of all Rhine scanned during the subframe period concerned before each subframe period, since it writes in the elimination signal for arranging

pixel potential synchronizing with the package selection, can equalize the initial state of liquid crystal and can cancel the difference in the liquid crystal response time by difference of the display gradation of a front frame. Moreover, since it bundles up to the pixel of all Rhine scanned during a subframe period and an elimination signal is written in, it can be made to operate by drive frequency equivalent to the former. Therefore, without raising the power consumption of a liquid crystal display, a "ghost" can be improved and the image quality of animation display can be raised.

[0054] Moreover, by having a voltage level more than the maximum voltage level of a picture signal, an elimination signal can equalize the initial state of liquid crystal promptly, and can raise animation image quality further.

[0055] Furthermore, printing by the impurity in liquid crystal can be prevented by reversing the polarity of an elimination signal for every frame.

[0056] Furthermore, since it becomes unnecessary to set up different new timing from the former by performing package selection about the n-th subframe period to the selection and coincidence of Rhine of 1 in the subframe period of eye watch (n-1), it becomes possible to write in an elimination signal, without complicating the conventional drive circuit not much.

[0057] In addition, the picture signal near the information originally written in the pixel in which the elimination signal was written is written in, and a view \*\* person can be prevented from recognizing striping generated by the writing of an elimination signal by reselecting Rhine which performs package selection to coincidence to at least one Rhine and coincidence behind the Rhine concerned.

[0058] In addition, striping can be made further hard to recognize by making into different Rhine for every frame Rhine which performs package selection to coincidence.

[0059] Moreover, a view \*\* person can be prevented from recognizing striping also by replacing the package selection about the n-th subframe period with selection of Rhine of 1 in the subframe period of eye watch (n-1), performing it, and making the Rhine into different Rhine for every frame.

[0060] Moreover, when the light source which can be illuminated for every division viewing area is prepared in the tooth back of the image display section, it is delayed for scan termination of the field and only a predetermined period illuminates each division viewing area, the image quality of animation display can be further raised by using

luminescence of a liquid crystal display as an impulse mold.

[0061] Moreover, by not illuminating each division viewing area, while being written in an elimination signal by the division viewing area concerned, as turbulence of an image while eliminating an image is not recognized by the view \*\* person, generating of a chromaticity gap etc. can be prevented.

[0062] Moreover, taking advantage of the conventional manufacturing technology, it can manufacture easily by using the liquid crystal display of this invention as the Twisted Nematic mold.

[0063] Moreover, by constituting a liquid crystal display monitor using the liquid crystal display concerning this invention, it is suitable for a portable way and the liquid crystal display monitor excellent in animation correspondence can be offered.

[0064] Furthermore, by constituting a personal computer using this liquid crystal display monitor, this invention can display a high-definition animation and can offer the personal computer suitable for a multimedia application.

---

[Translation done.]

\* NOTICES \*

**JPO and NCIPI are not responsible for any damages caused by the use of this translation.**

1. This document has been translated by computer. So the translation may not reflect the original precisely.
2. \*\*\*\* shows the word which can not be translated.
3. In the drawings, any words are not translated.

---

#### DESCRIPTION OF DRAWINGS

---

[Brief Description of the Drawings]

[Drawing 1] Drawing 1 is the front view showing the liquid crystal display concerning the gestalt 1 of operation of this invention.

[Drawing 2] Drawing 2 is the side elevation showing the liquid crystal display concerning the gestalt 1 of operation of this invention.

[Drawing 3] Drawing 3 is the rear view showing the liquid crystal display concerning the gestalt 1 of operation of this invention.

[Drawing 4] Drawing 4 is the block diagram showing the drive circuit of the liquid crystal display concerning the gestalt 1 of operation of this

invention.

[Drawing 5] Drawing 5 is the timing chart showing the timing of a liquid crystal optical response and back light lighting about the liquid crystal display concerning the gestalt 1 of operation of this invention.

[Drawing 6] Drawing 6 is the timing chart showing the timing of potential change with a source signal line and gate wiring, and lighting of a back light about the liquid crystal display concerning the gestalt 1 of operation of this invention.

[Drawing 7] Drawing 7 (a) and (b) are the mimetic diagrams showing potential change of gate wiring about the liquid crystal display concerning the gestalt 2 of operation of this invention.

[Drawing 8] Drawing 8 is a graph which shows the write-in electrical potential difference of a liquid crystal panel, and the relation of transmitted light reinforcement.

[Drawing 9] Drawing 9 (a) - (c) is the mimetic diagram showing the situation of the abnormalities in image quality in animation display.

[Drawing 10] Drawing 10 (a) and (b) are the mimetic diagrams showing the flashing caution signal of TFT-LCD and CRT.

[Drawing 11] Drawing 11 is the schematic diagram showing the configuration of the conventional liquid crystal display.

[Drawing 12] Drawing 12 is the timing chart showing actuation of the conventional liquid crystal display.

[Drawing 13] Drawing 13 is the timing chart showing the actuation about another example of the conventional liquid crystal display.

[Description of Notations]

1 Pixel, 2 TFT, 4 Picture Signal Processing Circuit, 6 Level Shift Register, 7 latch circuits, 8 A D/A converter, 9 and 14 Buffer, 12 A perpendicular shift register, 13 An OR circuit, 16 Level driver circuit, 17 A perpendicular driver circuit, 18 A back light control circuit, 20 Liquid crystal display, 22 Liquid crystal panel, 22a The image display section, 24 Vertical-drive circuit, 25 The perpendicular circuit board, 26 A gate driver IC, 28 Gate wiring, 30 A level drive circuit, 31 Level circuit board and 32 source driver IC, 33 A driver control circuit, 34 A source signal line, 36 back lights, 38 A cold cathode tube, 40 A protection-from-light wall, 42 Back light lighting circuit.

---

[Translation done.]

\* NOTICES \*

JP0 and NCIP1 are not responsible for any damages caused by the use of this translation.

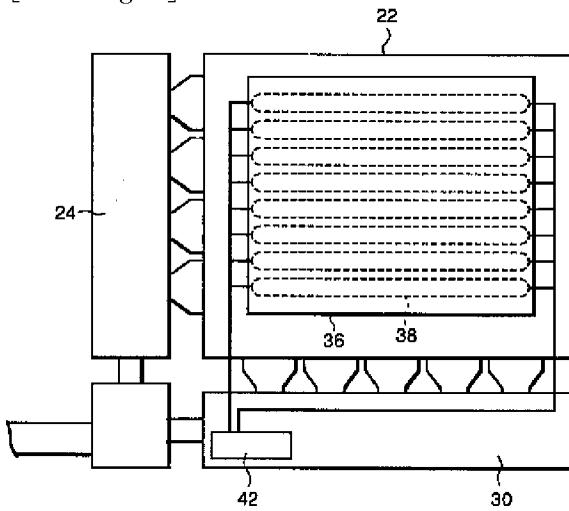
- 1.This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.\*\*\*\* shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

---

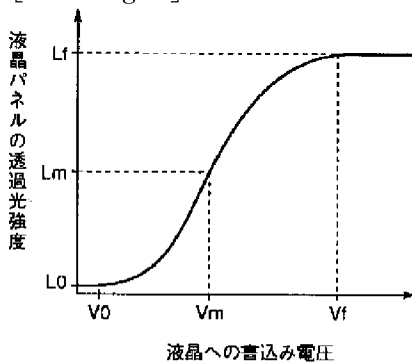
## DRAWINGS

---

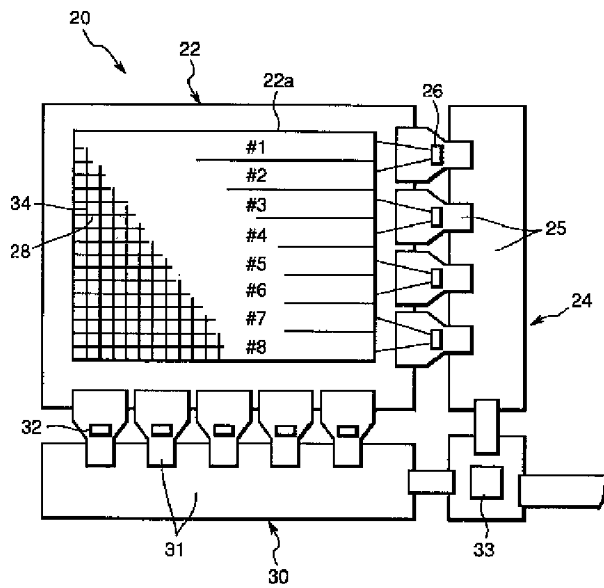
[Drawing 3]



[Drawing 8]



[Drawing 1]



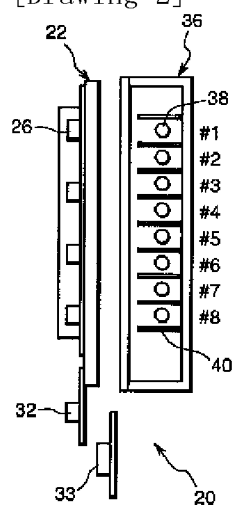
20: 液晶表示装置

22a: 画像表示部

24: 垂直駆動回路 (行駆動回路)

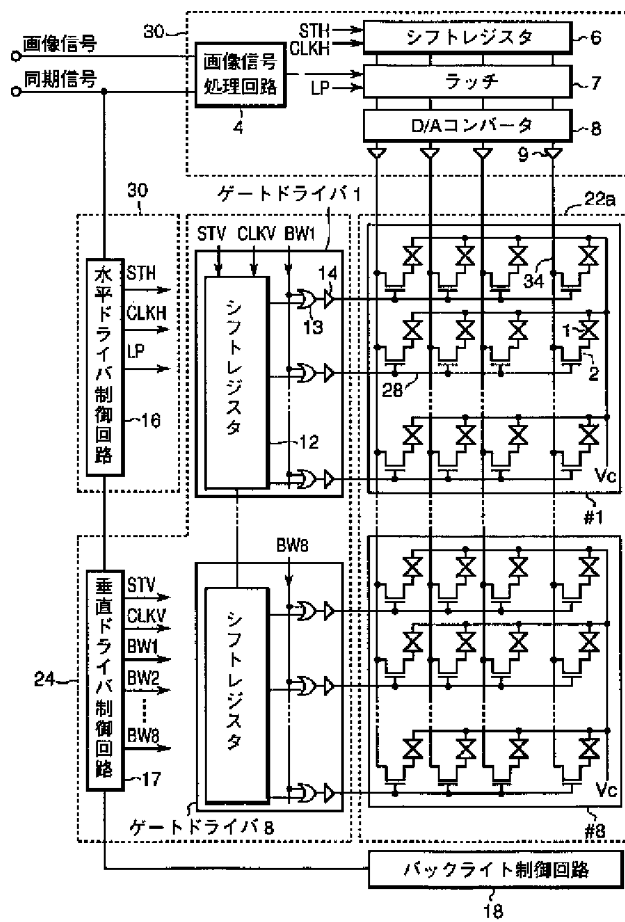
30: 水平駆動回路 (列駆動回路)

[Drawing 2]

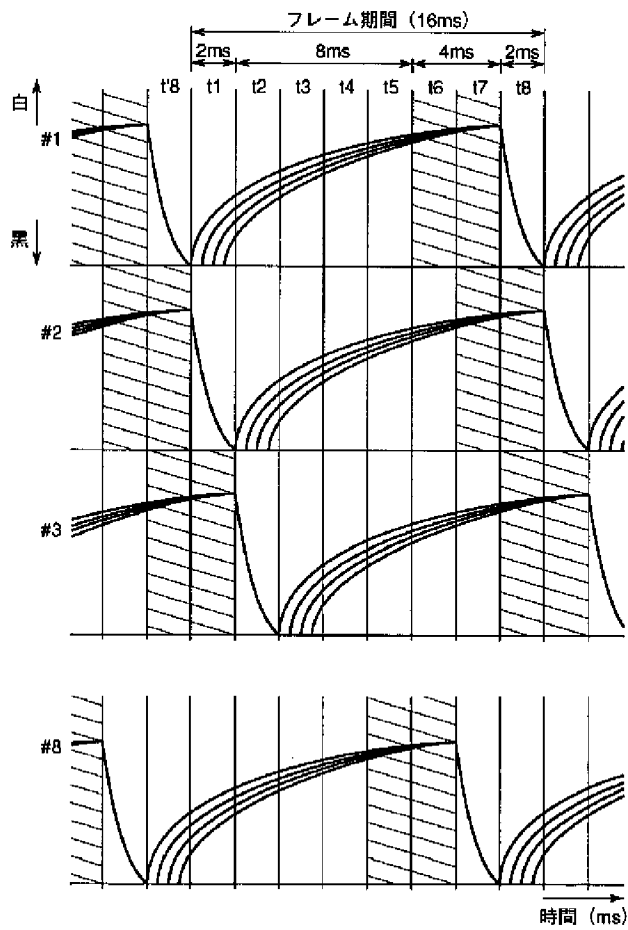


36: バックライト

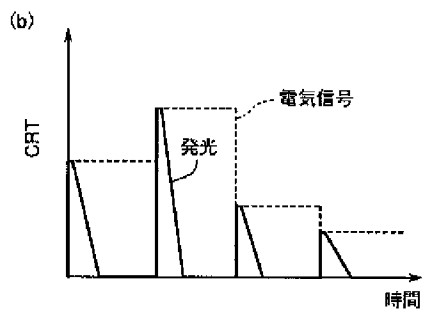
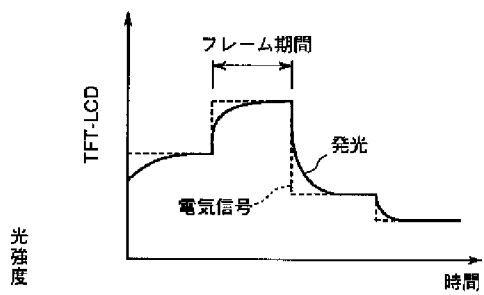
[Drawing 4]



[Drawing 5]

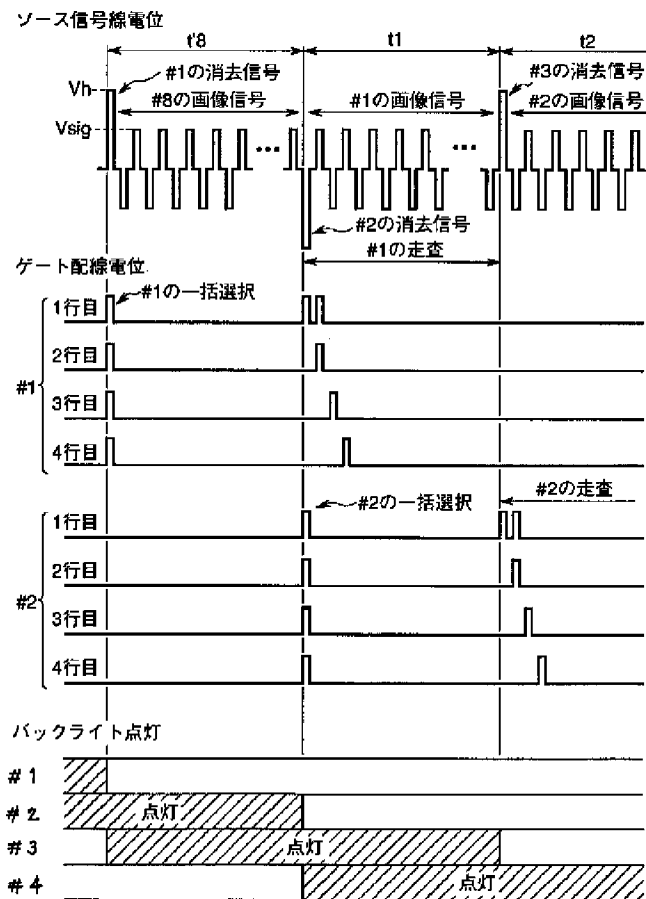


[Drawing 10]  
(a)

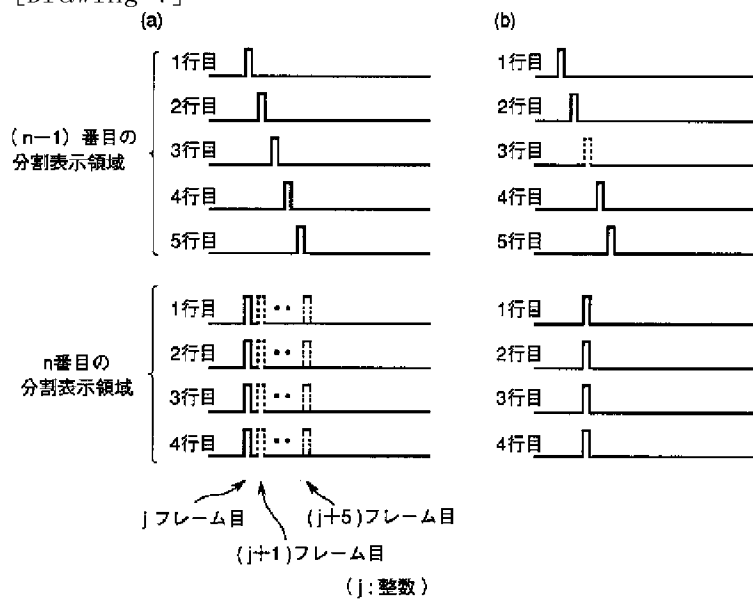


[Drawing 6]

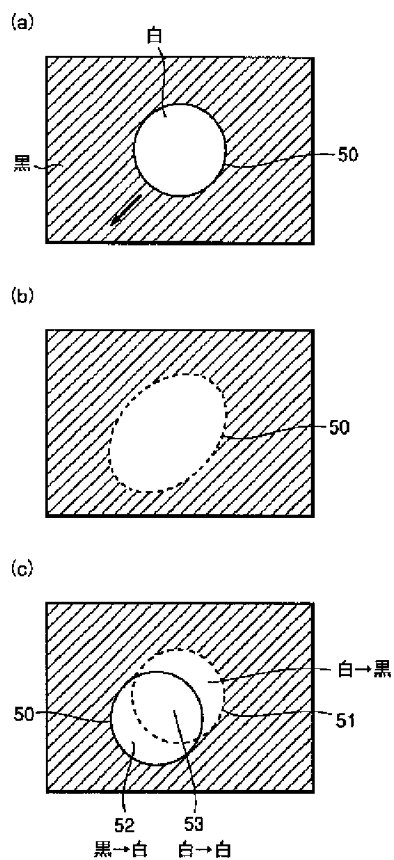




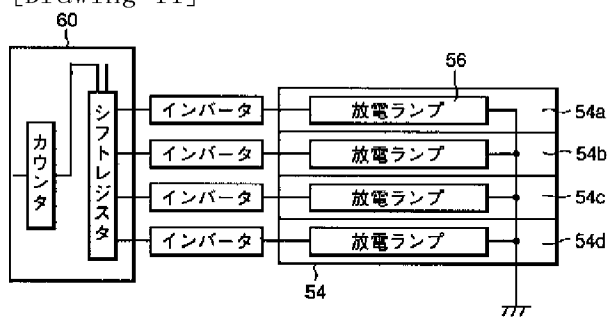
[Drawing 7]



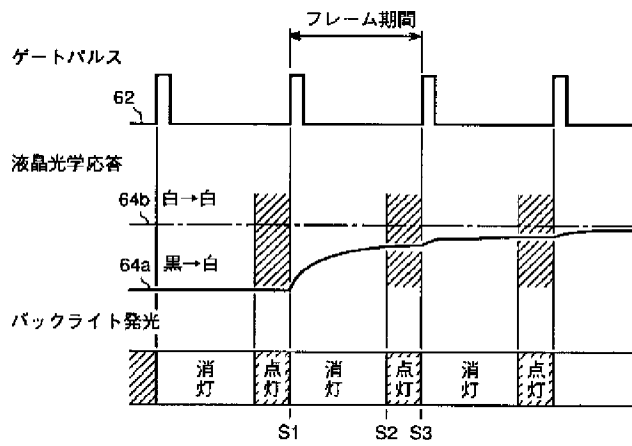
[Drawing 9]



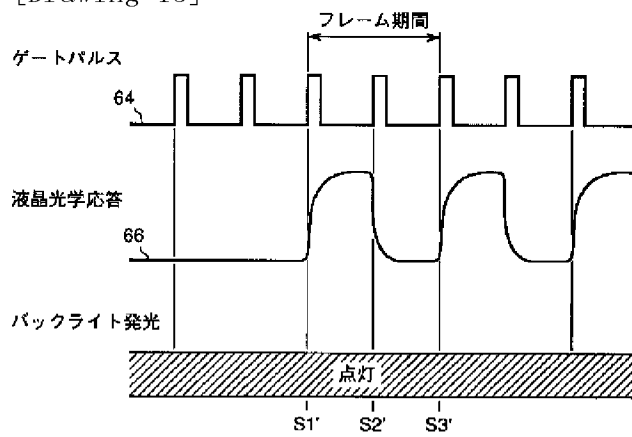
[Drawing 11]



[Drawing 12]



[Drawing 13]



[Translation done.]

(19)日本国特許庁 (J P)

## (12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号  
特開2001-296838  
(P2001-296838A)

(43)公開日 平成13年10月26日(2001.10.26)

(51)Int.Cl. <sup>7</sup>	識別記号	F I	テーマコード(参考)
G 0 9 G 3/36		G 0 9 G 3/36	2 H 0 9 3
G 0 2 F 1/133	5 3 5	G 0 2 F 1/133	5 3 5 5 C 0 0 6
	5 5 0		5 5 0 5 C 0 8 0
G 0 9 G 3/20	6 2 3	G 0 9 G 3/20	6 2 3 Y
	6 4 1		6 4 1 R
審査請求 未請求 請求項の数12 O L (全 11 頁) 最終頁に続く			

(21)出願番号 特願2000-110700(P2000-110700)

(22)出願日 平成12年4月12日(2000.4.12)

(71)出願人 000006013

三菱電機株式会社

東京都千代田区丸の内二丁目2番3号

(72)発明者 結城 昭正

東京都千代田区丸の内二丁目2番3号 三  
菱電機株式会社内

(72)発明者 上里 将史

東京都千代田区丸の内二丁目2番3号 三  
菱電機株式会社内

(74)代理人 100062144

弁理士 青山 葆 (外1名)

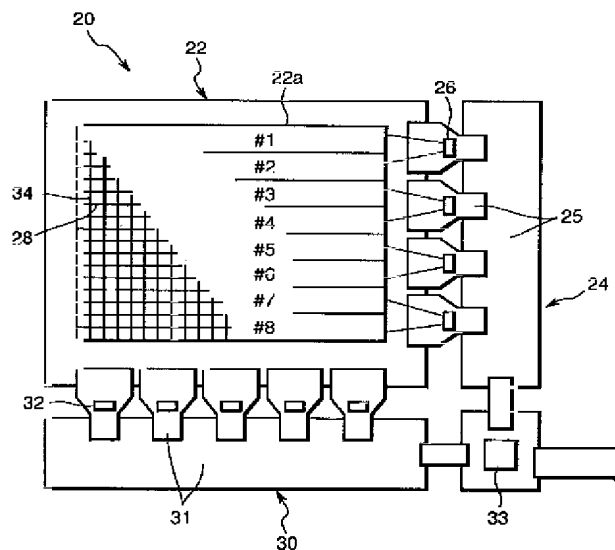
最終頁に続く

## (54)【発明の名称】 液晶表示装置

## (57)【要約】

【課題】 高画質な動画表示が可能で、かつ、エネルギー効率が高い新たなアクティブマトリックス型液晶表示装置を提供すること。

【解決手段】 アクティブマトリックス液晶表示装置において、1フレーム期間を複数のサブフレーム期間に分割し、各サブフレーム期間の前に当該サブフレーム期間中に走査する全ラインの画素を一括選択し、該一括選択に同期して、画素電位を揃えるための消去信号を一括選択された画素に書きこむ。画像信号を書き込む前に前フレームの画像情報を消去して各画素電位を揃えるため、液晶の初期状態を均一化して、前フレームの表示階調の相違による液晶応答時間の違いを解消することができる。また、サブフレーム期間中に走査する全ラインの画素に一括して消去信号を書き込むため、従来と同等の駆動周波数で動作させることができる。したがって、液晶表示装置の消費電力を上げることなく、動画表示の画質を高めることができる。



20: 液晶表示装置

22a: 画像表示部

24: 垂直駆動回路 (行駆動回路)

30: 水平駆動回路 (列駆動回路)

## 【特許請求の範囲】

【請求項1】マトリックス状に配列した画素と、各画素に接続したスイッチ手段とを有する画像表示部と、前記スイッチ手段を駆動しながら前記画素をライン毎に選択して1フレーム期間に渡って一画面の走査を行う行駆動回路と、前記走査に同期して、選択されたラインの画素に画像信号を書きこむ列駆動回路とを備えた液晶表示装置において、前記行駆動回路は、1フレーム期間を複数のサブフレーム期間に分割し、各サブフレーム期間の前に当該サブフレーム期間中に走査する全ラインの画素を一括選択し、該一括選択に同期して、前記列駆動回路が、画素電位を揃えるための消去信号を一括選択された画素に書き込むことを特徴とする液晶表示装置。

【請求項2】前記消去信号が、前記画像信号の最大電圧レベル以上の電圧レベルを有することを特徴とする請求項1記載の液晶表示装置。

【請求項3】前記消去信号が、フレーム毎に極性を反転することを特徴とする請求項1記載の液晶表示装置。

【請求項4】前記行駆動回路が、 $n$ 番目( $n$ は整数)のサブフレーム期間についての一括選択を、 $(n-1)$ 番目のサブフレーム期間における一のラインの選択と同時にを行うことを特徴とする請求項1記載の液晶表示装置。

【請求項5】前記行駆動回路が、前記一括選択を同時に行う一のラインを、当該ラインの後にある少なくとも1つのラインと同時に再選択することを特徴とする請求項4記載の液晶表示装置。

【請求項6】前記行駆動回路が、前記一括選択を同時に行う一のラインを、フレーム毎に異なるラインとすることを特徴とする請求項4又は5記載の液晶表示装置。

【請求項7】前記行駆動回路が、 $n$ 番目( $n$ は整数)のサブフレーム期間についての一括選択を、 $(n-1)$ 番目のサブフレーム期間における一のラインの選択に代えて行い、前記一のラインをフレーム毎に異なるラインとすることを特徴とする請求項1記載の液晶表示装置。

【請求項8】前記画像表示部の背面に、各サブフレーム期間に走査される画素行から成る分割表示領域ごとに分割して照明可能な光源を備え、前記光源が、各分割表示領域を、該領域の走査終了から遅延して所定期間だけ照明することを特徴とする請求項1記載の液晶表示装置。

【請求項9】前記光源が、各分割表示領域を、当該分割表示領域に消去信号が書き込まれる間は照明しないことを特徴とする請求項8記載の液晶表示装置。

【請求項10】ツイステッド・ネマチック型であることを特徴とする請求項1乃至9のいずれか1項に記載の液晶表示装置。

【請求項11】請求項1乃至10のいずれか1項に記

載の液晶表示装置を備えた液晶モニタ。

【請求項12】請求項11記載の液晶モニタを備えたパーソナルコンピュータ。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】本発明は、アクティブマトリックス型液晶表示装置に関し、特に、高画質な動画表示が可能で低消費電力なアクティブマトリックス型液晶表示装置に関する。

## 【0002】

【従来の技術】近年、高精細、低消費電力、省スペースを実現できる液晶表示装置(以下、LCD)が、コンピュータモニタやテレビジョン表示装置等の様々な用途に急速に普及しつつある。しかし、LCDは、これらの用途に従来から主に用いられてきた陰極線管(以下、CRT)に対して、動画表示における画質が十分ではない。

【0003】例えば、図9(a)に示すように、黒い背景中を白い物体50がある方向に移動する画面を表示する場合、LCDでは、図9(b)に示すように観者に物体50の輪郭がぼけて知覚される動きぼけや、図9(c)に示すように移動前の物体の残像51が知覚されるゴーストが発生してしまう。

【0004】こうした動画表示上の問題は、一つには、信号に対する液晶の応答時間が長いことに起因する。現在一般に用いられているツイステッドネマチック型(以下、TN型)やスーパー・ツイステッド・ネマチック型(以下、STN型)のLCDにおいては、液晶に電界を印加してから液晶分子の配列が変化して所望の光透過率に達するまでの電気光学応答時間が、一般的な映像信号のフレーム周期である16.7msecに対して数倍長い。このため、液晶の光学応答の遅れが、動きぼけやゴーストとして視認されてしまう。

【0005】また、LCDが、次のフレームの画像情報に書き換えられるまで発光を続けるホールド型であることも、動画に対する表示品質が低い原因であるとされている。LCDとして多く用いられている薄膜トランジスタ型(以下、TFT型)LCDは、液晶に電界を印加することにより蓄えられた電荷が次に電界を印加するまで比較的高い割合で保持される。このため、図10(a)に示すように、LCDの各画素は次のフレームの画像情報に基づく電界印加により書き換えられるまで発光を続ける。一方、電子ビームを走査して蛍光体を発光させて表示を行うCRT表示装置においては、図10(b)に示すように、各画素の発光は概ねインパルス状となる。したがって、LCDは、CRTに比べて画像表示光の時間周波数特性が低く、それに伴い空間周波数特性も低下して観視画像のぼけを生じる。

【0006】LCDの動画表示における画質を向上するため、バックライトを分割して駆動することが、例えば

特開平11-202286号公報に開示されている。図11は、その装置構成を示すブロック図である。液晶パネルの背面に配置されたバックライト54を複数の発光領域54a～54dに分割し、対応する領域の液晶パネルの画像書きこみ操作に対して一定の時間遅延を持たせながら、各発光領域54a～54dにある放電ランプ56を点灯制御回路60によって順次発光させる。

【0007】図12は、このような液晶表示装置における、液晶の光学応答とバックライト発光タイミングの関係を示すタイミング図である。各画素に映像信号を書き込むタイミングを制御するゲートパルス62がフレーム周期毎に立ち上がり、それに同期して各画素の画像情報が書き換えられる。時刻S1において黒画像から白画像に書き換えられた画素の液晶光学応答64aは、書き換え直後のフレーム期間において輝度が大きく増加し、その後数フレームをかけて完全な白表示となる。バックライトは、ゲートパルス62の立ち上がりに対して一定の遅延時間が経過した時刻S2に点灯を開始し、次のゲートパルス62が立ちあがる時刻S3に消灯する。これにより、液晶光学応答の変化の途中経過が観視者にあまり見えず、また、各画素の発光がインパルス状に近くなるため、動画表示における画質が向上する。

【0008】また、応答速度が遅いTN型LCDに代えて数msecで応答可能なパイセル型(pi-cell)のLCDを用いることにより光学応答性を高め、さらに、1フレーム中に2回の書き込みを行うサイクリック・リセッティング駆動法(以下、CR駆動法)を行うことによってインパルス型発光に近づけることにより、動画表示の画質を向上することが提案されている。

【0009】図13は、そのような液晶表示装置における動作タイミングを示すタイミングチャートである。ゲートパルス64は、1フレーム期間中に2回立ち上がり、1回目の立ち上がりにおいて画像信号の書き込みが行われ、2回目の立ち上がりにおいて黒信号の書き込みが行われる。例えば、時刻S1'において黒画像から白画像に書き換えを行った場合、液晶光学応答66は書き換え後の短時間に白表示に変化してフレーム期間の前半は白表示を続け、フレーム中間の時刻S2'において黒表示に書き換えられてフレーム期間の後半は黒表示となる。液晶が短時間に応答し、また、フレーム前半に画像を表示してフレーム後半に黒表示を行うことによって各画素の発光状態がインパルス型に近づくため、動画表示における画質が向上する。

【0010】

【発明が解決しようとする課題】しかし、上記従来の液晶表示装置には、次のような問題点があった。まず、特開平11-202286号公報に記載されているようなバックライトを分割駆動する液晶表示装置の場合、前述の動画表示上の問題点のうち、動画ぼけは改善されるものの、ゴーストを十分に消すことができない。図9

(c)に示すように、ゴーストが生じる原因は、黒画像から白画像に書き換えられる領域52と白画像から白画像に書き換えられる領域53との間に、液晶応答時間の違いに基づくコントラスト差が生じることにある。しかし、TN型液晶の応答時間はフレーム期間よりも数倍長いいため、図12に示すように、黒画像から白画像に書き換えられる領域52に対応する液晶光学応答64aと、白画像から白画像に書き換えられる領域53に対応する液晶光学応答64bとの間には、バックライトが点灯する期間(S2～S3)においても輝度差が存在する。この輝度差が完全に解消するのは、書き換えを行ってから数フレーム後である。したがって、バックライトの点灯時間をいくら制限しても、ゴーストが残ってしまう。

【0011】一方、CR駆動法を用いたパイセル型LCDの場合は、液晶の応答速度が速いため、動画ぼけとゴーストの両方を対策することが可能である。しかし、CR駆動法を行う結果、液晶表示装置の消費電力が高くなり、消費電力と画面輝度の比で表されるエネルギー効率が悪くなるという問題点があった。液晶表示装置の消費電力は、液晶パネルの消費電力分とバックライトの消費電力分に分けて考えることができるが、CR駆動法ではその両方が高くなってしまう。

【0012】まず、図13に示したように、CR駆動法では1フレーム期間中に2回の書き込みを行うため駆動周波数が通常の2倍になるが、液晶パネルの消費電力は駆動周波数にほぼ比例するため、液晶パネルの消費電力が従来の約2倍となってしまう。また、図13に示すように、CR駆動法においては、バックライトを連続点灯させながら液晶パネル自身を黒表示とすることによってインパルス型の発光としているため、バックライトの消費電力のうち約半分は画面輝度に関係なく無駄に消費されている。したがって、従来と同等の明るさを確保するためには、バックライトへの供給電力を従来の2倍に上げなければならず、消費電力が従来の約2倍となる。また、こうしたエネルギー効率の問題に加えて、パイセル型LCDの製造には、従来用いられてきたTN型LCDと異なる製造技術が必要とされるため、実用に供するには新たな製造技術の開発が必要とされるという問題もあった。

【0013】そこで、本発明は、高画質な動画表示が可能で、かつ、エネルギー効率が高い新たなアクティブマトリックス型液晶表示装置を提供することを目的とする。

【0014】

【課題を解決するための手段】上記目的を達成するために本発明の液晶表示装置は、マトリックス状に配列した画素と、各画素に接続したスイッチ手段とを有する画像表示部と、前記スイッチ手段を駆動しながら前記画素をライン毎に選択して1フレーム期間に渡って一画面の走査を行う駆動回路と、前記走査に同期して、選択されたラインの画素に画像信号を書き込む列駆動回路とを備

えた液晶表示装置において、前記行駆動回路は、1フレーム期間を複数のサブフレーム期間に分割し、各サブフレーム期間の前に当該サブフレーム期間中に走査する全ラインの画素を一括選択し、該一括選択に同期して、前記列駆動回路が、画素電位を揃えるための消去信号を一括選択された画素に書きこむことを特徴とする。

【0015】画像信号を書き込む前に前フレームの画像情報を消去して各画素電位を揃えるため、液晶の初期状態を均一化して、前フレームの表示階調の相違による液晶応答時間の違いを解消することができる。また、サブフレーム期間中に走査する全ラインの画素に一括して消去信号を書き込むため、従来と同等の駆動周波数で動作させることができる。したがって、液晶表示装置の消費電力を上げることなく、ゴーストのない優れた動画品質とすることができる。

【0016】また、画素電位を揃えるための消去信号は、画像信号の最大電圧レベル以上の電圧レベルを有することが好ましい。液晶表示素子は、一般に、印加電圧オフから印加電圧オンへの変化の方がその逆の変化に比べて応答速度が速く、また、印加電圧レベルが高い程、応答速度が速くなるためである。

【0017】さらに、液晶中の不純物による焼きつきを防止するために、消去信号の極性をフレーム毎に反転することが好ましい。

【0018】またさらに、前記行駆動回路が、 $n$ 番目（ $n$ は整数）のサブフレーム期間についての一括選択を、（ $n-1$ ）番目のサブフレーム期間における一のラインの選択と同時に行うことが好ましい。これにより、従来と異なる新たなタイミングを設定する必要がなくなるため、従来の駆動回路をあまり複雑化することなく消去信号の書き込みを行うことが可能となる。

【0019】しかし、この場合、一括選択が同時に行われたラインには、画像信号に代えて消去信号が書き込まれることになるため、画面に横線が現れるという問題がある。そこで、一括選択を同時に行うラインを、当該ラインの後にある少なくとも1つのラインと同時に再選択することが好ましい。これにより、消去信号が書き込まれた画素に、本来書き込まれる情報に近い画像信号を書き込み、横線を目立たなくすることができる。

【0020】加えて、さらに横線を見えにくくするため、一括選択を同時に行うラインを、フレーム毎に異なるラインとしても良い。

【0021】また、 $n$ 番目のサブフレーム期間についての一括選択を、（ $n-1$ ）番目のサブフレーム期間における一のラインの選択に代えて行い、そのラインをフレーム毎に異なるラインとしても良い。

【0022】また、前記画像表示部の背面に、各サブフレーム期間に走査される画素行から成る分割表示領域ごとに照明可能な光源を備え、前記光源が、各分割表示領域を、その領域の走査終了から遅延して所定期間だけ照

明することが好ましい。これにより、液晶表示装置の発光をインパルス型として、ゴースト及び動画ぼけのない優れた動画品質とすることができる。

【0023】また、前記光源が、各分割表示領域を、当該分割表示領域に消去信号が書き込まれる間は照明しないことが好ましい。これにより、画像を消去する間の画像の乱れが観視者に見えず、色度ずれ等の発生を防止することができる。

【0024】また、本発明の液晶表示装置は、応答速度の遅い液晶を用いても高画質の動画を表示することができるため、ツイステッド・ネマチック型とすることができる。したがって、従来の製造技術を生かして容易に製造することができる。

【0025】また、本発明は、上記本発明に係る液晶表示装置を備えた液晶モニタでもある。本発明に係る液晶表示装置は、エネルギー効率が従来と同等であり、かつ高画質な動画表示が可能であるため、これを用いて液晶モニタを構成することにより、携帯用途に適し、動画対応に優れた液晶モニタを提供することができる。

【0026】さらに、本発明は、かかる液晶モニタを備えたパーソナルコンピュータでもある。高画質の動画を表示でき、マルチメディア用途に適したパーソナルコンピュータを提供することができる。

【0027】

【発明の実施の形態】実施の形態1. 図1は、本発明の実施の形態1に係る液晶表示装置を示す概略図である。液晶表示装置20は、液晶パネル22と、垂直駆動回路（＝行駆動回路）24、水平駆動回路（＝列駆動回路）30から成り、液晶パネルの背面にバックライトを備える。液晶パネル22の画像表示部22aには、画素がマトリックス状に配列され、各画素に薄膜トランジスタ（以下、TFT）等のスイッチング素子が接続されている。尚、図1において、画素及びTFTは省略している。垂直駆動回路24は、制御回路33から送られるタイミング信号に基づいて駆動されるゲート・ドライバIC26を垂直回路基板25上に有しており、ゲート配線28を介して、各画素のTFTをライン毎に駆動しながら1フレーム期間に渡って一画面の走査を行う。また、水平駆動回路30は、制御回路33からタイミング信号及び画像信号を受信して駆動するソース・ドライバICを水平回路基板31上に有しており、ソース信号線34を介して、垂直駆動回路24によって選択された画素行に画像信号を書き込む。

【0028】画像表示部22aは、例えば8つの分割表示領域（#1～#8）に分割されており、垂直駆動回路24は、各分割表示領域の走査の前に、分割表示領域内の全てのゲート線を一括選択し、この一括選択に同期して、水平駆動回路30が各画素に消去信号を書き込む。これにより、画像信号の書きこみ前に前フレームの画像情報を消去して、各画素の光学応答時間を前フレームの

表示画像に依らず均一化することができる。また、一括消去信号を書き込むためのゲート配線の選択回数は1フレーム中に8回であり、画像信号を書き込むためのゲート配線の選択回数（通常は480～800回）に比べて僅かであるため、ゲート線の駆動周波数は従来と同等のまま、消去信号を書き込むことができる。

【0029】図2及び図3は、図1に示す液晶表示装置を示す側面図及び背面図である。液晶パネル22の背面に設置されたバックライト36の中には、画像表示部22aの各分割表示領域#1～#8に対応して8本の冷陰極蛍光管38が配置されており、それぞれの点灯領域の境界に遮光壁40が備えられている。バックライト36内の8本の冷陰極蛍光管38は、バックライト点灯回路42によって駆動される。バックライト点灯回路42は、制御回路33からの制御信号に基づいて、垂直駆動回路24による各分割表示領域の走査に同期して一定の遅延時間の後に各冷陰極管38を順次点灯する。これにより、液晶表示装置の発光をインパルス型に近似した状態とすることができる。

【0030】以下、この液晶表示装置の動作の詳細について説明する。基本的な動作は、線順次方式の映像描画法であり、映像信号中の同期信号と同期してゲート配線28が順次選択され、そのゲート配線28に接続される各液晶画素に、各々に対応して割り当てられるべき階調電圧がソース信号線34から供給される。図8に示すように、書き込まれた階調電圧に応じて液晶パネルの透過率が変化するため、バックライトからの光を変化させて映像信号を光信号に変換することができる。この動作を、ゲート配線28を順次選択しながら繰り返すことにより画像が表示される。

【0031】図4は、図1に示す液晶表示装置の駆動回路を示すブロック図である。駆動回路は、画像表示部22a、垂直駆動回路24、水平駆動回路30、及びバックライト制御回路18から成り、外部から入力される画像信号及び同期信号に基づいて動作する。画像表示部22aは、8つの分割表示領域#1～#8に分割されており、各分割表示領域内に、液晶画素1とこれに接続したTFT素子2とのマトリクス配列を有している。各TFT素子2のドレインに液晶画素1が接続し、各TFT素子2のゲートに各行毎に共通してゲート配線28が接続し、各TFT素子2のソースに各列毎に共通してソース信号線34が接続している。

【0032】垂直駆動回路24は、一般的なアクティブマトリクス液晶表示装置と同様に、垂直ドライバ制御回路17、シフトレジスタ12、出力バッファ14を有しており、画像表示部22aのゲート線28を線順次に走査して駆動する。しかし、一般的な液晶表示装置と異なり、シフトレジスタ12と出力バッファ14の間にはOR回路13が設けられており、OR回路13の入力側の一方にシフトレジスタの出力信号が入力し、入力側の

他方に一括選択信号BW1～BW8が入力するようになっている。OR回路13の一括選択信号入力側は、対応する分割表示領域毎に互いに接続されており、各分割表示領域の番号#1～#8に対応する一括選択信号BW1～BW8が入力される。一括選択信号BW1～BW8が入力されることにより、分割表示領域内の全てのTFT素子2は一括してON状態となる。

【0033】水平駆動回路30は、一般的なアクティブマトリクス液晶表示装置と同様に、水平ドライバ制御回路16、シフトレジスタ6、ラッチ回路7、D/Aコンバータ8、インバータ9を有しており、垂直駆動回路24に同期して、垂直駆動回路24によって選択された行の画素に画像信号を書き込む。しかし、一般的な液晶表示装置と異なり、水平駆動回路30は、画像信号処理回路4において画像信号に消去信号を合成することにより、垂直駆動回路24による一括選択のタイミングに同期して消去信号の書き込みを行う。

【0034】バックライト制御回路18は、垂直駆動回路24によるゲート配線の選択と同期して、各分割表示領域#1～#8の走査が終了してから一定の遅延時間後に、各分割表示領域に対応する冷陰極管を所定時間だけ点灯する。

【0035】図5は、分割表示領域#1～#8における、各画素行の光学応答及びバックライトの点灯タイミングを示すタイミング図である。図5において、各曲線は各画素行における液晶の光学応答波形を表し、斜線部はバックライトの点灯期間を表す。垂直駆動回路24は、1つのフレーム期間を、ブランキング期間を除いて8つのサブフレーム期間( $t_1 \sim t_8$ )に分割し、各サブフレーム期間中に、対応する分割表示領域#1～#8内での書き込み走査を行う。例えば、フレーム周波数を60Hzとすると、1フレーム期間は16.6msecとなり、ブランキング期間を除くと、16/8の約2msecで各分割表示領域内での書き込み走査を行う。

【0036】分割表示領域#1に注目して説明する。まず、あるフレーム期間の最終のサブフレーム期間 $t_8'$ において、垂直駆動回路24によって分割表示領域#1の全画素行が一括選択され、これに同期して水平駆動回路30から液晶の最大階調（黒階調）以上の消去信号 $V_h$ が印加されて分割表示領域#1内の画素の電位が揃えられる。続いて、次のフレーム期間の最初のサブフレーム期間 $t_1$ において、垂直駆動回路24によって分割表示領域#1の各画素行が順次走査され、これに同期して水平駆動回路30から各画素に画像信号が書き込まれる。そして、サブフレーム期間 $t_2 \sim t_5$ に相当する8msecの遅延時間の後、サブフレーム期間 $t_6$ 及び $t_7$ において、バックライト駆動回路18によって分割表示領域#1に対応する領域のバックライトが点灯される。最終のサブフレーム期間 $t_8$ において、バックライトが消灯され、分割表示領域#1の全画素行が再び一括選択さ



れて消去信号 $V_h$ が印加される。

【0037】分割表示領域#2～#8においては、1サブフレーム期間(2msec)ずつタイミングずらしながら、分割表示領域#1と同様の動作が行われる。例えば、サブフレーム期間 $t_{g'}$ においては、分割表示領域1が一括選択され、分割表示領域8が走査され、分割表示領域2及び3のバックライトが点灯している。サブフレーム期間 $t_1$ においては、分割表示領域1が走査され、分割表示領域2が一括選択され、分割表示領域3及び4のバックライトが点灯している。

【0038】こうして駆動された液晶表示装置においては、画像信号の書き込み前に分割表示領域内の全画素の電位が $V_h$ に揃えられ、また、画像信号の書き込み後の液晶の応答がある程度安定した期間にのみバックライトが点灯するため、前フレーム期間の表示階調が異なる画素同士であっても、液晶光学応答のずれは殆ど知覚されない。したがって、TN型液晶等の応答速度の遅い液晶を用いた場合にも、ゴーストをほぼ完全に消去することができる。また、バックライトの点灯期間が制限されている結果、インパルス型の発光状態となっているため、動きぼけのないシャープな画像が得られる。

【0039】また、画素電位を $V_h$ に揃えて前フレーム期間の画像を消去する間はバックライトが消灯しているため、この画像消去期間における画素同士の光学応答のずれは使用者に見えず、色度ずれの問題も発生しない。

【0040】尚、ゴーストの消去の観点からは、消去信号は黒信号であることが好ましく、その電圧 $V_h$ はできるだけ高い方が好ましい。一般的なノーマリホワイト駆動のTN型液晶表示素子の場合、白階調から黒階調への変化の方が液晶の応答速度が速く、また、液晶表示素子一般に、印加電圧が高い方が応答速度が速くなるからである。また、液晶中の不純物による焼きつき対策として、 $V_h$ の極性を表示領域毎に、或いはフレーム毎に反転させることが好ましい。

【0041】また、この実施例において、各分割表示領域のバックライトの点灯時間は約4msecであり、バックライトの点灯時間比率は約1/4となる。したがって、従来のようにバックライトを連続点灯する場合と同等の画面輝度を確保するためには、バックライト中の冷陰極管の本数を増やす等してバックライトの発光輝度を約4倍に高める必要がある。しかし、バックライトの点灯時間比率に比例して消費電力も従来の1/4となっているため、バックライトの輝度を高めても消費電力は従来と同等とすることができる。

【0042】尚、バックライトの点灯時間比率は、上記遅延時間を変化させることによって調節することができ、動画表示と画面輝度のバランスを考慮して適宜設定すれば良い。動画表示の観点からは、液晶の光学応答が安定してから発光するように点灯時間比率を小さく設定する方が好ましい一方、画面輝度の観点からは点灯時間

比率を大きく設定する方が好ましい。

【0043】次に、消去信号の書き込み、画像信号の書き込み、及びバックライトの点灯の具体的なタイミングについて図6を参照しながら説明する。図6は、サブフレーム期間 $t_{g'}$ ～ $t_2$ にかけてのタイミングを示しており、図の上段はソース信号線の電位を表し、中段は分割表示領域#1及び#2における1行目～4行目のゲート配線の電位を表し、下段は分割表示領域#1～#4におけるバックライトの点灯タイミングを表している。

【0044】まず、サブフレーム期間 $t_{g'}$ において、画像信号の同期信号により決められた最初のタイミングで、分割表示領域#1に対応する領域のバックライトが消灯し、分割表示領域#3に対応する領域のバックライトが点灯し、分割表示領域#1の全ゲート配線が一括選択されて消去信号 $V_h$ がソース信号線から供給される。続いて、サブフレーム期間 $t_{g'}$ の残りの期間をかけて、分割表示領域#8のゲート配線が順次選択されて各画素に割り当てるべき画像信号 $V_{sig}$ がソース信号線から供給される。次に、サブフレーム期間 $t_1$ において、最初のタイミングで分割表示領域#2に対応する領域のバックライトが消灯し、分割表示領域#4に対応する領域のバックライトが点灯し、分割表示領域#2の全ゲート配線が一括選択されて消去信号 $V_h$ がソース信号線から供給される。続いて、サブフレーム期間 $t_1$ の残りの時間をかけて、分割表示領域#1の全ゲート配線が順次選択されて各画素に割り当てるべき画像信号 $V_{sig}$ が供給される。以降のサブフレーム期間においても同様の動作が繰り返される。

【0045】図6に示すように、 $n$ 番目分割表示領域の一括選択は、 $(n-1)$ 番目の分割表示領域の1行目の選択と同時に行われ、これに同期してソース信号線は消去信号 $V_h$ を出力する。こうした駆動を行うことにより、通常の画像書き込みを行う場合と同一の駆動周波数によって一括消去信号を書き込むことができ、液晶パネルの消費電力を従来と同等とすることができる。しかし、これによって各分割表示領域の1行目の画素には画像信号 $V_{sig}$ の代わりに消去信号 $V_h$ が書き込まれることとなり、分割表示領域の1行目が黒い横線となって見えるという問題が生じる。

【0046】そこで本実施の形態においては、図6に示すように、各分割表示領域の1行目の画素に消去信号 $V_h$ が書き込まれた後に、各分割表示領域の1行目の画素を2行目の画素の選択と同時に再選択して、1行目及び2行目の画素の両方に2行目の画像信号 $V_{sig}$ を書き込む。3行目以降のゲート配線を選択するときは、従来と同様に、単にそのゲート配線に接続された画素に対応した画像信号 $V_{sig}$ を書き込む動作を繰り返す。これにより、1行目の画素に消去信号 $V_h$ が書き込まれた直後に、本来与えられるべき画像信号 $V_{sig}$ に近い信号を与えることができ、黒い横線発生の問題を解消することが

できる。尚、図6に示すように画像信号 $V_{sig}$ を画素行毎に極性反転している場合に、本来の極性と同一極性の画像信号を与えるために、各分割表示領域の1行目の画素を3行目の画素の選択と同時に再選択しても良い。

【0047】また、本実施の形態においては、 $n$ 番目の分割表示領域への消去信号の書き込みを、 $(n-1)$ 番目の分割表示領域の1行目の選択と同時に行う場合を例として説明したが、1行目の選択と同時に行う場合だけではなくは限られない。 $(n-1)$ 番目の分割表示領域の走査開始側約 $1/4$ 程度にある行であれば、その行(以下、 $i$ 行目( $i$ は整数)とする)と同時に $n$ 番目の分割表示領域への消去信号の書き込みを行うことができる。また、この場合には $i$ 行目の画素を、 $(i+1)$ 行目又は $(i+2)$ 行目の画素と同時に再選択することによって黒い横線発生を防止することができる。

【0048】実施の形態2. 実施の形態1においては、黒い横線発生の問題を解決するため、消去信号が書き込まれた画素行を、次の画素行又は1行おいて次の画素行と同時に再選択した。本実施の形態においては、消去信号を書き込むタイミングをランダムに又は周期的に変化させることによって横線を目立たなくする。

【0049】例えば、図7(a)に示すように、 $n$ 番目の分割表示領域の一括選択を行うタイミングを、 $(n-1)$ 番目の分割表示領域における1~5行目の範囲で周期的に変化させる。これにより、黒い横線発生の起こる行をフレーム毎に変化させて横線の存在が観視者に知覚されにくくすることができる。尚、一括選択を行うタイミングを変化させる範囲は、 $(n-1)$ 番目の分割表示領域の走査開始側約 $1/4$ 程度にまで広げても良く、タイミングの変化はランダムであっても良い。

【0050】また、図7(a)に示すように消去信号のタイミングの変化をさせながら、実施の形態1と同様に、消去信号が書き込まれた行の画素を、その次又は1行おいて次の行の画素と同時に再選択しても良い。これにより、横線が黒色でなくなり、横線をさらに目立たなくすることができる。

【0051】また、図7(a)に示す動作に併せて、図7(b)に示すように、 $n$ 番目の分割表示領域の一括選択が同時に行われる $(n-1)$ 番目の画素行の選択を行わないようにしても良い。このような動作を行うと、一括選択が同時に行われた画素行は画像信号の書き換えが行われずに前のフレームの画像情報が残るが、一括選択が同時に行われるタイミングは変化するため、次のフレームにおいては画像信号の書き込みが行われる。したがって、画面上には、2フレーム連続して同じ画像情報を表示する行が、周期的に場所を変えながら現れることになる。これにより、消去信号の書き込みによる画面への影響をさらに抑制することができる。

【0052】実施の形態3. 実施の形態1又は2に示した液晶表示装置を、液晶表示装置を駆動するための電

源、映像信号の入力端子等と共に筐体に収納して液晶モニタを構成することができる。こうして構成した液晶モニタは、消費電力が低く、高画質の動画を表示することができる。また、この液晶モニタに、記憶装置及び演算装置を組み合わせることによってパーソナルコンピュータを構成することができる。こうして構成したパーソナルコンピュータは、動画表示に優れ、マルチメディア用途に適している。

【0053】

【発明の効果】本発明は、以上説明したように構成されているため、下記の効果を奏する。本発明の液晶表示装置は、各サブフレーム期間の前に当該サブフレーム期間中に走査する全ラインの画素を一括選択し、その一括選択に同期して、画素電位を揃えるための消去信号を書き込むため、液晶の初期状態を均一化して、前フレームの表示階調の相違による液晶応答時間の違いを解消することができる。また、サブフレーム期間中に走査する全ラインの画素に一括して消去信号を書き込むため、従来と同等の駆動周波数で動作させることができる。したがって、液晶表示装置の消費電力を上げることなく、ゴーストを改善して動画表示の画質を高めることができる。

【0054】また、消去信号が画像信号の最大電圧レベル以上の電圧レベルを有することにより、液晶の初期状態を速やかに均一化して動画画質をさらに高めることができる。

【0055】さらに、消去信号の極性をフレーム毎に反転することにより、液晶中の不純物による焼きつきを防止することができる。

【0056】またさらに、 $n$ 番目のサブフレーム期間についての一括選択を、 $(n-1)$ 番目のサブフレーム期間における一のラインの選択と同時に行うことにより、従来と異なる新たなタイミングを設定する必要がなくなるため、従来の駆動回路をあまり複雑化することなく消去信号の書き込みを行うことが可能となる。

【0057】加えて、一括選択を同時に行うラインを、当該ラインの後にある少なくとも1つのラインと同時に再選択することにより、消去信号が書き込まれた画素に、本来書き込まれる情報に近い画像信号を書き込み、消去信号の書き込みによって発生する横線が観視者に認識されないようにすることができる。

【0058】加えて、一括選択を同時に行うラインをフレーム毎に異なるラインとすることにより、横線をさらに認識し難くすることができる。

【0059】また、 $n$ 番目のサブフレーム期間についての一括選択を、 $(n-1)$ 番目のサブフレーム期間における一のラインの選択に代えて行い、そのラインをフレーム毎に異なるラインとすることによっても、横線が観視者に認識されないようにすることができる。

【0060】また、画像表示部の背面に分割表示領域ご

とに照明可能な光源を設けて、各分割表示領域をその領域の走査終了から遅延して所定期間だけ照明することにより、液晶表示装置の発光をインパルス型として動画表示の画質をさらに高めることができる。

【0061】また、各分割表示領域を、当該分割表示領域に消去信号が書き込まれる間は照明しないことにより、画像を消去する間の画像の乱れが観視者に認識されないようにして、色度ずれ等の発生を防止することができる。

【0062】また、本発明の液晶表示装置をツイステッド・ネマチック型とすることにより、従来の製造技術を生かして容易に製造することができる。

【0063】また、本発明に係る液晶表示装置を用いて液晶モニタを構成することにより、携帯用途に適し、動画対応に優れた液晶モニタを提供することができる。

【0064】さらに、本発明は、かかる液晶モニタを用いてパーソナルコンピュータを構成することにより、高画質の動画を表示でき、マルチメディア用途に適したパーソナルコンピュータを提供することができる。

#### 【図面の簡単な説明】

【図1】 図1は、本発明の実施の形態1に係る液晶表示装置を示す正面図である。

【図2】 図2は、本発明の実施の形態1に係る液晶表示装置を示す側面図である。

【図3】 図3は、本発明の実施の形態1に係る液晶表示装置を示す背面図である。

【図4】 図4は、本発明の実施の形態1に係る液晶表示装置の駆動回路を示すブロック図である。

【図5】 図5は、本発明の実施の形態1に係る液晶表示装置について、液晶光学応答及びバックライト点灯のタイミングを示すタイミング図である。

【図6】 図6は、本発明の実施の形態1に係る液晶表

示装置について、ソース信号線とゲート配線との電位変化、及びバックライトの点灯のタイミングを示すタイミング図である。

【図7】 図7(a)及び(b)は、本発明の実施の形態2に係る液晶表示装置について、ゲート配線の電位変化を示す模式図である。

【図8】 図8は、液晶パネルの書き込み電圧と透過光強度の関係を示すグラフである。

【図9】 図9(a)～(c)は、動画表示における画質異常の様子を示す模式図である。

【図10】 図10(a)及び(b)は、TFT-LCD及びCRTの発光信号を示す模式図である。

【図11】 図11は、従来の液晶表示装置の構成を示す概略図である。

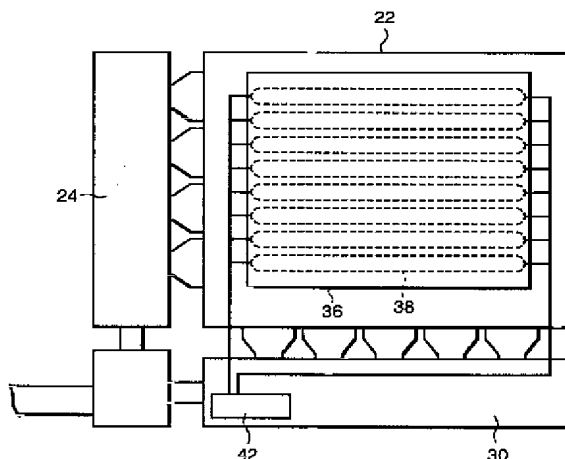
【図12】 図12は、従来の液晶表示装置の動作を示すタイミング図である。

【図13】 図13は、従来の液晶表示装置の別の一例についての動作を示すタイミング図である。

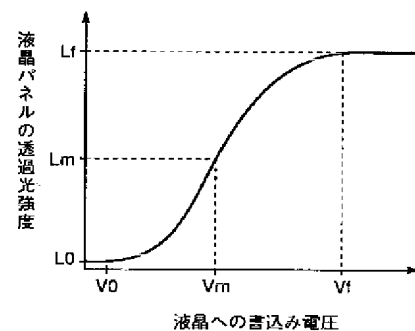
#### 【符号の説明】

1 画素、2 TFT、4 画像信号処理回路、6 水平シフトレジスタ、7 ラッチ回路、8 D/Aコンバータ、9及び14 バッファ、12 垂直シフトレジスタ、13 OR回路、16 水平ドライバ回路、17 垂直ドライバ回路、18 バックライト制御回路、20 液晶表示装置、22 液晶パネル、22a 画像表示部、24 垂直駆動回路、25 垂直回路基板、26 ゲートドライバIC、28 ゲート配線、30 水平駆動回路、31 水平回路基板、32 ソースドライバIC、33 ドライバ制御回路、34 ソース信号線、36 バックライト、38 冷陰極管、40 遮光壁、42 バックライト点灯回路。

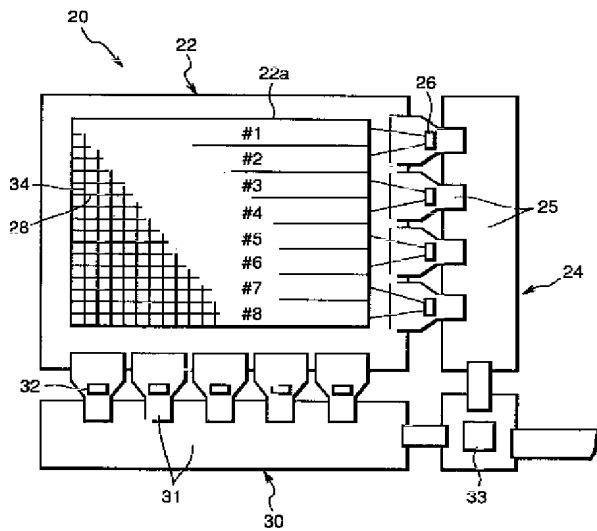
【図3】



【図8】

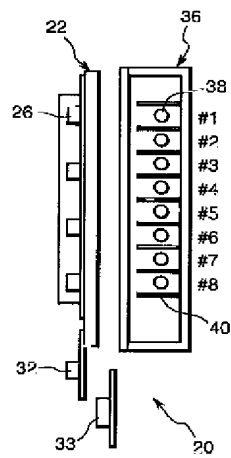


【図1】



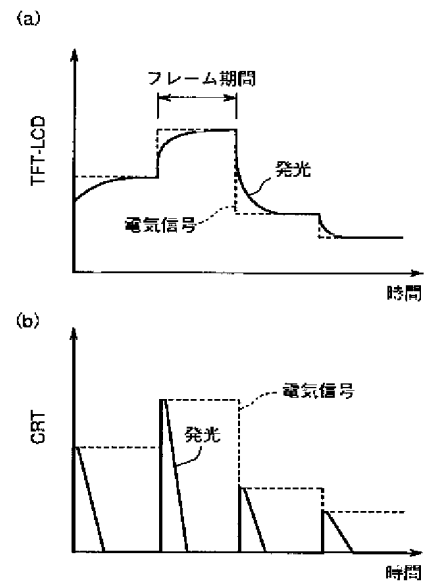
20: 液晶表示装置  
22a: 画像表示部  
24: 垂直駆動回路 (行駆動回路)  
30: 水平駆動回路 (列駆動回路)

【図2】

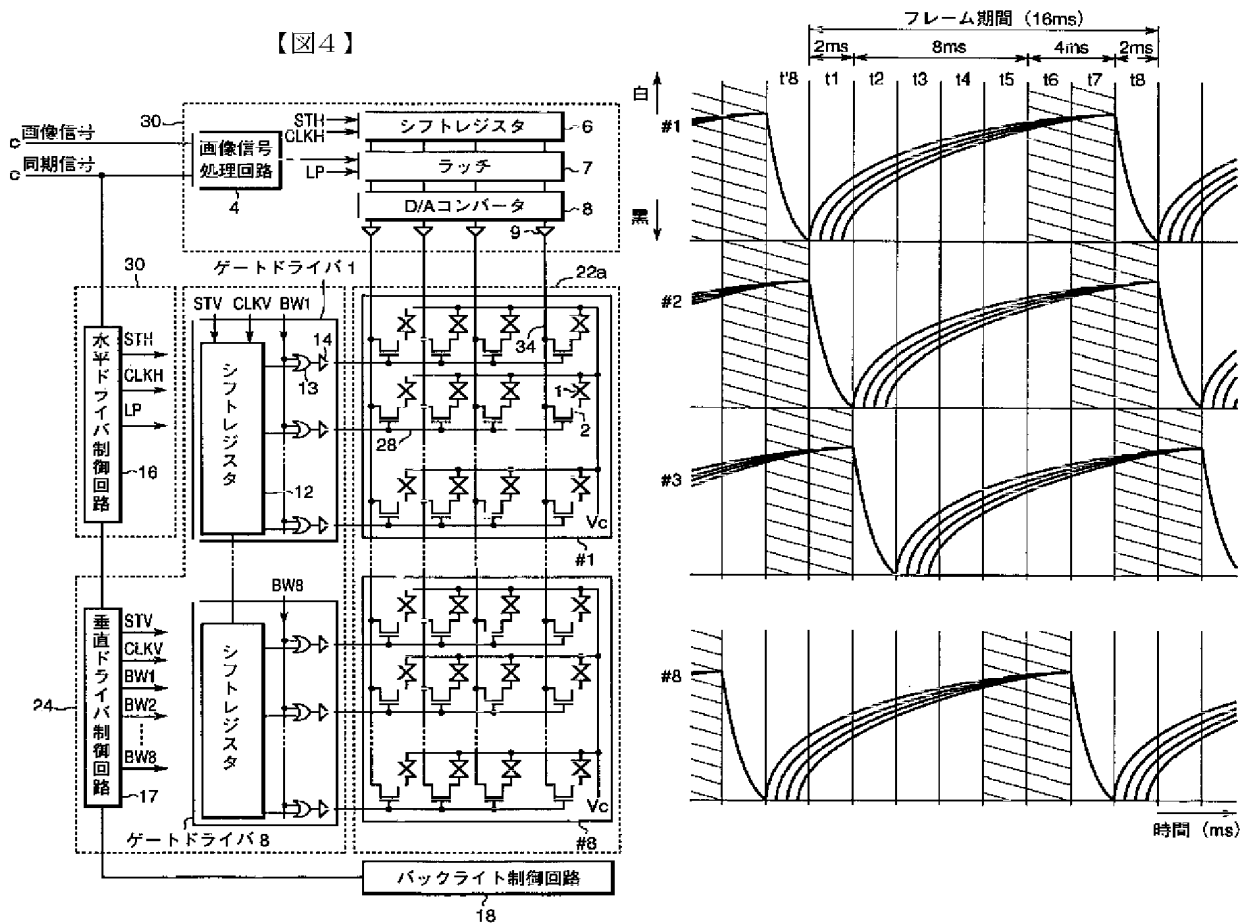


36: バックライト

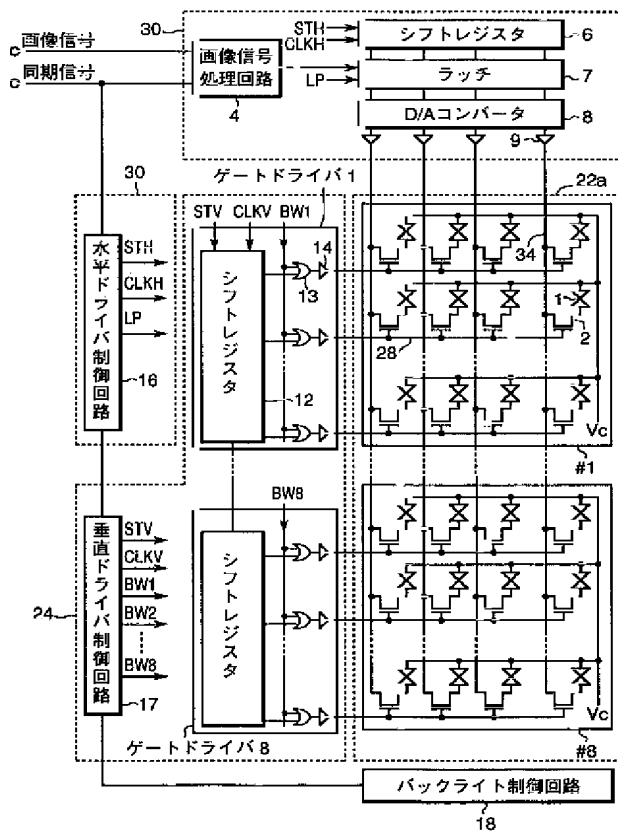
【図10】



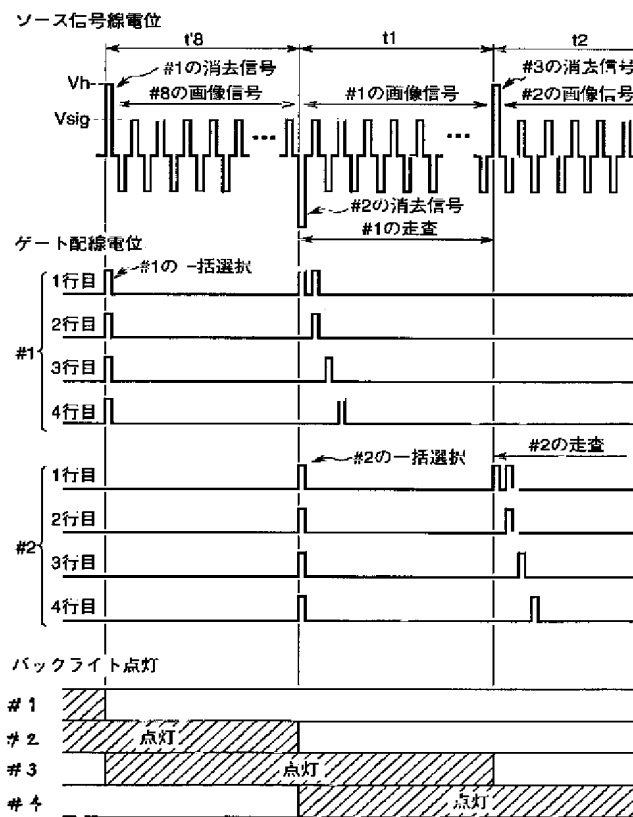
【図5】



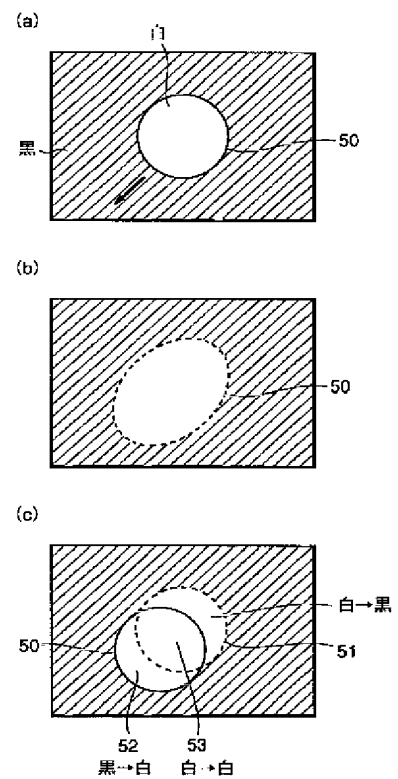
【図4】



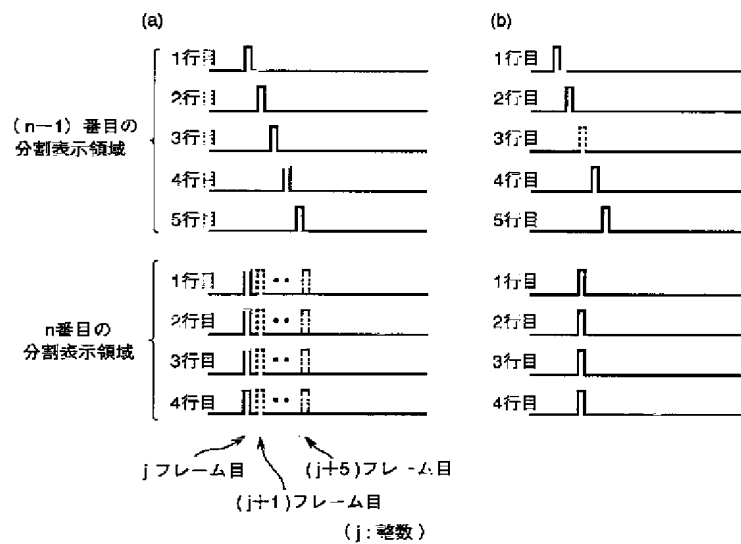
【図6】



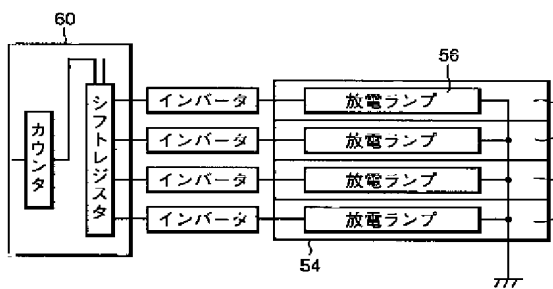
【図9】



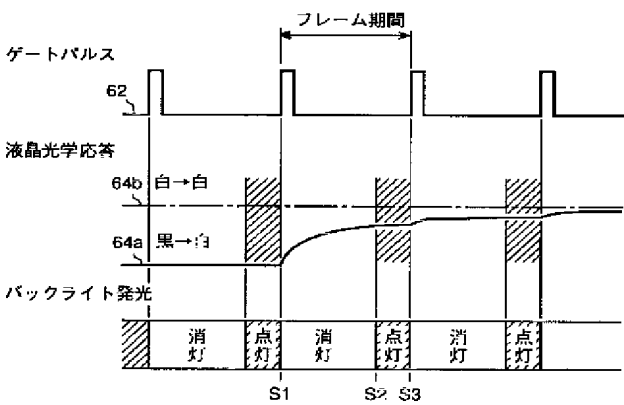
【図7】



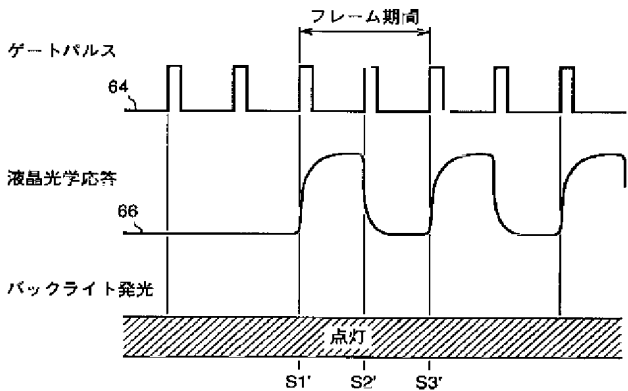
【図11】



【図12】



【図13】



フロントページの続き

(51) Int. Cl. <sup>7</sup>	識別記号	F I	(参考)
G 0 9 G 3/20	6 4 1	G 0 9 G 3/20	6 4 1 E
	6 6 0		6 6 0 V

(72) 発明者 藤野 順一  
東京都千代田区丸の内二丁目2番3号 三  
菱電機株式会社内

(72) 発明者 小田 恭一郎  
東京都千代田区丸の内二丁目2番3号 三  
菱電機株式会社内

(72) 発明者 飛田 敏男  
東京都千代田区丸の内二丁目2番3号 三  
菱電機株式会社内

F ターム(参考) 2H093 NA16 NA31 NA41 NC22 NC26  
NC42 ND01 ND12 ND39 NF05  
NF13

5C006 AA14 AC21 AC28 BB16 EA01  
FA29 FA47

5C080 AA10 BB05 DD01 DD26 EE19  
EE29 FF11 JJ01 JJ02 JJ04  
JJ05 JJ06 KK02 KK43